

日 本 国 特 許 庁
JAPAN PATENT OFFICE

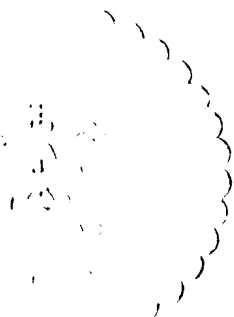
別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 3 年 3 月 1 1 日
Date of Application:

出 願 番 号 特 願 2 0 0 3 - 0 6 5 4 1 8
Application Number:
[ST. 10/C]: [J P 2 0 0 3 - 0 6 5 4 1 8]

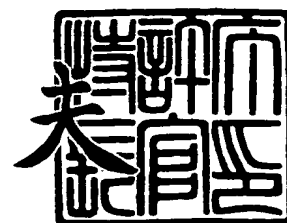
出 願 人 セイコーエプソン株式会社
Applicant(s):



2 0 0 3 年 1 2 月 1 日

特許庁長官
Commissioner,
Japan Patent Office

今 井 康



【書類名】 特許願

【整理番号】 EP-0436101

【提出日】 平成15年 3月11日

【あて先】 特許庁長官殿

【国際特許分類】 G09G 3/20

【発明者】

【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内

【氏名】 鳥海 裕一

【発明者】

【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内

【氏名】 森田 晶

【特許出願人】

【識別番号】 000002369

【氏名又は名称】 セイコーエプソン株式会社

【代理人】

【識別番号】 100090479

【弁理士】

【氏名又は名称】 井上 一

【電話番号】 03-5397-0891

【選任した代理人】

【識別番号】 100090387

【弁理士】

【氏名又は名称】 布施 行夫

【電話番号】 03-5397-0891

【選任した代理人】

【識別番号】 100090398

【弁理士】

【氏名又は名称】 大淵 美千栄

【電話番号】 03-5397-0891

【手数料の表示】

【予納台帳番号】 039491

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9402500

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 表示ドライバ及び電気光学装置

【特許請求の範囲】

【請求項 1】 複数の画素と、複数の走査線と、 $3N$ (N は自然数)本のデータ線ごとにその両側から内側に向けて交互にくし歯状に配線された複数のデータ線と、各データ信号供給線が N 組の第1～第3の色成分用のデータ信号を多重化した多重化データを伝送する複数のデータ信号供給線と、各デマルチプレクサが前記 $3N$ 本のデータ線の各データ線に対して前記多重化データをデマルチプレクスして前記 N 組の第1～第3の色成分用のデータ信号のいずれかを出力する複数のデマルチプレクサを含む電気光学装置の前記複数のデータ信号供給線を駆動するための表示ドライバであって、

前記複数のデータ線の各データ線が並ぶ順序に対応して前記第1～第3の色成分用の階調データが供給される階調バスと、

それぞれ別個に設定されるクロックに基づいて前記階調バス上の前記階調データを保持し、それぞれが前記第1～第 N のグループのいずれかに属する N 個の第1のデータラッチと、

それぞれ別個に設定されるクロックに基づいて前記階調バス上の前記階調データを保持し、それぞれが前記第1～第 N のグループのいずれかに属する N 個の第2のデータラッチと、

前記第1のデータラッチに保持された N 組の階調データを多重化した第1の多重化データと、前記第2のデータラッチに保持された N 組の階調データを多重化した第2の多重化データとを生成するマルチプレクサと、

各データ出力部が前記第1又は第2の多重化データに対応したデータ信号をデータ信号供給線に出力する複数のデータ出力部が前記複数のデータ線の各データ線が並ぶ順序に対応して配置されるデータ信号供給線駆動回路とを含むことを特徴とする表示ドライバ。

【請求項 2】 複数の画素と、複数の走査線と、 $3N$ (N は自然数)本のデータ線ごとにその両側から内側に向けて交互にくし歯状に配線された複数のデー

タ線と、各データ信号供給線がN組の第1～第3の色成分用のデータ信号を多重化した多重化データを伝送する複数のデータ信号供給線と、各デマルチプレクサが前記3 N本のデータ線の各データ線に対して前記多重化データをデマルチプレクスして前記N組の第1～第3の色成分用のデータ信号のいずれかを出力する複数のデマルチプレクサとを含む電気光学装置の前記複数のデータ信号供給線を駆動するための表示ドライバであって、

前記複数のデータ線の各データ線が並ぶ順序に対応して前記第1～第3の色成分用の階調データが供給される階調バスと、

各クロックラインに2 N個のシフトクロックのうちいずれかのシフトクロックが供給され、それぞれが第1～第Nのグループのいずれかに属するN本の第1のクロックラインと、

各クロックラインに前記2 N個のシフトクロックのうちいずれかのシフトクロックが供給され、それぞれが前記前記第1～第Nのグループのいずれかに属するN本の第2のクロックラインと、

複数のフリップフロップを有し、シフトクロックに基づいてシフトスタート信号を第1のシフト方向にシフトして各フリップフロップからシフト出力を出力し、それぞれが前記第1～第Nのグループのいずれかに属するN個の第1のシフトレジスタと、

複数のフリップフロップを有し、シフトクロックに基づいてシフトスタート信号を前記第1のシフト方向とは反対の第2のシフト方向にシフトして各フリップフロップからシフト出力を出力し、それぞれが前記第1～第Nのグループのいずれかに属するN個の第2のシフトレジスタと、

前記第1のシフトレジスタのシフト出力に基づいて前記階調バス上の前記階調データを保持し、それぞれが前記第1～第Nのグループのいずれかに属するN個の第1のデータラッチと、

前記第2のシフトレジスタのシフト出力に基づいて前記階調バス上の前記階調データを保持し、それぞれが前記第1～第Nのグループのいずれかに属するN個の第2のデータラッチと、

前記第1のデータラッチに保持されたN組の階調データを多重化した第1の多

重化データと、前記第2のデータラッチに保持されたN組の階調データを多重化した第2の多重化データとを生成するマルチプレクサと、

各データ出力部が前記第1又は第2の多重化データに対応したデータ信号をデータ信号供給線に出力する複数のデータ出力部が前記複数のデータ線の各データ線が並ぶ順序に対応して配置されるデータ信号供給線駆動回路とを含み、

第 j ($1 \leq j \leq N$ 、 j は整数)のグループに属する前記第1のシフトレジスタは、前記第 j のグループに属する前記第1のクロックライン上のシフトクロックに基づいてシフト出力を出力し、

前記第 j のグループに属する前記第2のシフトレジスタは、前記第 j のグループに属する前記第2のクロックライン上のシフトクロックに基づいてシフト出力を出力し、

前記第 j のグループに属する前記第1のデータラッチは、前記第 j のグループに属する前記第1のシフトレジスタのシフト出力に基づいて前記階調データを保持し、

前記第 j のグループに属する前記第2のデータラッチは、前記第 j のグループに属する前記第2のシフトレジスタのシフト出力に基づいて前記階調データを保持することを特徴とする表示ドライバ。

【請求項3】 請求項2において、

前記第1のデータラッチに保持されたN組の階調データと、前記第2のデータラッチに保持されたN組の階調データとをラッチするラインラッチを含み、

前記マルチプレクサは、

前記ラインラッチに保持された階調データのうち前記第1のデータラッチからの前記N組の階調データを多重化した第1の多重化データを生成し、前記ラインラッチに保持された階調データのうち前記第2のデータラッチからの前記N組の階調データを多重化した第2の多重化データを生成することを特徴とする表示ドライバ。

【請求項4】 請求項2又は3において、

所与の基準クロックに基づいて、前記2N個のシフトクロックを生成するシフトクロック生成回路を含み、

前記階調データは、前記所与の基準クロックに同期して前記階調バスに供給され、

前記 $2N$ 個のシフトクロックは、互いに異なる位相を有する期間を含むことを特徴とする表示ドライバ。

【請求項 5】 請求項 4 において、

前記 $2N$ 個のシフトクロックは、

前記第 1 及び第 2 のシフトレジスタにおいて各シフトスタート信号を取り込むための初段取込期間において所与のパルスを有し、前記初段取込期間経過後のデータ取込期間において互い位相が異なることを特徴とする表示ドライバ。

【請求項 6】 請求項 4 又は 5 において、

前記 $2N$ 個のシフトクロックのうち、前記所与の基準クロックを基準にずれた位相が 0 以上 π 未満の N 個のシフトクロックは、 N 本の前記第 1 のクロックラインのいずれかに供給され、

前記 $2N$ 個のシフトクロックのうち、前記所与の基準クロックを基準にずれた位相が π 以上 2π 未満の N 個のシフトクロックは、 N 本の前記第 2 のクロックラインのいずれかに供給されることを特徴とする表示ドライバ。

【請求項 7】 請求項 1 乃至 6 のいずれかにおいて、

前記データ信号供給線駆動回路は、

前記第 1 の多重化データに基づいて前記電気光学装置の第 1 の辺側からデータ信号供給線を駆動し、前記第 2 の多重化データに基づいて前記電気光学装置の前記第 1 の辺に対向する第 2 の辺側からデータ信号供給線を駆動することを特徴とする表示ドライバ。

【請求項 8】 請求項 1 乃至 7 のいずれかにおいて、

前記複数のデータ線が伸びる前記第 1 の辺から前記第 2 の辺への方向と、前記第 1 又は第 2 のシフト方向とが同じ方向であることを特徴とする表示ドライバ。

【請求項 9】 請求項 1 乃至 8 のいずれかにおいて、

前記走査線が伸びる方向を長辺側とし、前記データ線が伸びる方向を短辺側とした場合に、前記電気光学装置の前記短辺側に沿って配置されていることを特徴とする表示ドライバ。

【請求項 1 0】 複数の画素と、

複数の走査線と、

3 N (N は自然数) 本のデータ線ごとにその両側から内側に向けて交互にくし歯状に配線された複数のデータ線と、

各データ信号供給線が N 組の第 1 ～ 第 3 の色成分用のデータ信号を多重化した多重化データを伝送する複数のデータ信号供給線と、

各デマルチプレクサが前記 3 N 本のデータ線の各データ線に対して前記多重化データをデマルチプレクスして前記 N 組の第 1 ～ 第 3 の色成分用のデータ信号のいずれかを出力する複数のデマルチプレクサと、

前記複数のデータ信号供給線を駆動する請求項 1 乃至 9 のいずれか記載の表示ドライバと含むことを特徴とする電気光学装置。

【請求項 1 1】 複数の画素と、

複数の走査線と、

3 N (N は自然数) 本のデータ線ごとにその両側から内側に向けて交互にくし歯状に配線された複数のデータ線と、

各データ信号供給線が N 組の第 1 ～ 第 3 の色成分用のデータ信号を多重化した多重化データを伝送する複数のデータ信号供給線と、

各デマルチプレクサが前記 3 N 本のデータ線の各データ線に対して前記多重化データをデマルチプレクスして前記 N 組の第 1 ～ 第 3 の色成分用のデータ信号のいずれかを出力する複数のデマルチプレクサとを含む表示パネルと、

前記複数のデータ信号供給線を駆動する請求項 1 乃至 9 のいずれか記載の表示ドライバとを含むことを特徴とする電気光学装置。

【発明の詳細な説明】**【0 0 0 1】****【発明の属する技術分野】**

本発明は、表示ドライバ及び電気光学装置に関する。

【0 0 0 2】**【従来の技術】**

L C D (液晶表示) パネルに代表される表示パネル (広義には電気光学装置又

は表示装置)は、携帯電話機や携帯型情報端末(Personal Digital Assistants : PDA)に実装される。特にLCDパネルは、他の表示パネルと比較して、より小型化、低消費電力化及び低コスト化を実現し、種々の電子機器に搭載されている。

【0003】

LCDパネルでは、表示される画像の見易さを考慮して、ある一定サイズ以上のサイズが要求される。その一方で、電子機器に搭載された場合のLCDパネルの実装サイズをできるだけ小さくすることが望まれている。このような実装サイズを小さくすることができるLCDパネルとして、いわゆるくし歯配線されたLCDパネルがある。

【0004】

LCDパネルの実装サイズを小さくするために、LCDパネルの走査線を駆動する走査ドライバと該LCDパネルとの配線の領域を狭くしたり、LCDパネルのデータ線を駆動する表示ドライバと該LCDパネルとの配線の領域を狭くしたりすることが有効である。

【0005】

また、LCDパネルが実装される電子機器の小型軽量化や高画質化の要求により、LCDパネルの更なる小型化、画素の微細化が望まれている。その1つの解決策として、低温ポリシリコン(Low Temperature Poly-Silicon : 以下LTPSと略す。)プロセスにより、LCDパネルを形成することが検討されている。

【0006】

LTPSプロセスによれば、スイッチ素子(例えば、薄膜トランジスタ(Thin Film Transistor : TFT))等を含む画素が形成されるパネル基板(例えばガラス基板)上に、駆動回路等を直接形成することができる。そのため、部品数を削減し、表示パネルの小型軽量化が可能となる。またLTPSでは、これまでのシリコンプロセスの技術を応用して、開口率を維持したまま画素の微細化を図ることができる。更にまたLTPSは、アモルファスシリコン(amorphous silicon : a-Si)に比べて電荷の移動度が大きく、かつ寄生容量が小さい。したがって、画面サイズの拡大により1画素当たりの画素選択期間が短くなった場合で

も、当該基板上に形成された画素の充電期間を確保し、画質の向上を図ることが可能となる。

【0007】

このため、LTPSプロセスにより形成されたLCDパネルの走査線又はデータ線をくし歯配線することにより、例えば実装サイズの縮小による小型化と、画質の向上とを両立させることができる。

【0008】

【特許文献1】

特開2002-156654号公報

【0009】

【発明が解決しようとする課題】

しかしながら、くし歯配線されたLCDパネルの互いに対向する辺から、表示ドライバが該LCDパネルのデータ線を駆動する場合、通常のLCDパネルではデータ線が並ぶ順序に対応して供給されていた階調データの順序を変更する必要が生ずる。

【0010】

従来の表示ドライバでは各データ線に対応して供給される階調データの順序を変更することができず、くし歯配線されたLCDパネルを従来の表示ドライバで駆動する場合、専用のデータスクランブルICを付加する必要があった。

【0011】

またLTPSプロセスにより形成されたLCDパネルでは、1本のデータ信号供給線を例えば1組のR、G、B用（1画素を構成する第1～第3の色成分用）の画素電極に接続可能な各色のデータ線のいずれかに接続されるデマルチプレクサ（demultiplexer）が設けられる。この場合、LTPSの電荷の移動度が大きいことを利用して、データ信号供給線上に、R、G、B用のデータ信号が、時分割されて伝送される。そして、当該画素の選択期間に、各色成分用のデータ信号が、デマルチプレクサにより順次各データ線に切り替えて出力され、各色成分ごとに設けられた画素電極に書き込まれる。このような構成によれば、ドライバからデータ信号供給線にデータ信号を出力するための端子の数を削減することがで

きる。そのため、端子間のピッチに制限されることなく、画素の微細化によるデータ線数の増加にも対応することができる。

【0 0 1 2】

ところが、1組のみならず複数組のデータ線がくし歯配線されたLCDパネルに対する市場の要求が高まることが予想される。この場合、表示ドライバは、LCDパネルの各データ信号供給線に対して、 $3 \times N$ （ N は自然数）ドット分のデータ信号を多重化して出力する必要がある（ $3 \times N$ マルチプレクス駆動）。

【0 0 1 3】

しかしながら、 $3 \times N$ マルチプレクス駆動を行う場合、単に多重度を増加させるだけでは不十分であり、くし歯配線されたLCDパネルのデータ線の組数 N に応じて、上述のデータスクランブルの方法が異なる。

【0 0 1 4】

本発明は、以上のような技術的課題に鑑みてなされたものであり、その目的とするところは、くし歯配線された表示パネルに対して $3 \times N$ マルチプレクス駆動を行う表示ドライバ及び該表示ドライバを含む電気光学装置を提供することにある。

【0 0 1 5】

【課題を解決するための手段】

上記課題を解決するために本発明は、複数の画素と、複数の走査線と、 $3N$ （ N は自然数）本のデータ線ごとにその両側から内側に向けて交互にくし歯状に配線された複数のデータ線と、各データ信号供給線が N 組の第1～第3の色成分用のデータ信号を多重化した多重化データを伝送する複数のデータ信号供給線と、各デマルチプレクサが前記 $3N$ 本のデータ線の各データ線に対して前記多重化データをデマルチプレクスして前記 N 組の第1～第3の色成分用のデータ信号のいずれかを出力する複数のデマルチプレクサとを含む電気光学装置の前記複数のデータ信号供給線を駆動するための表示ドライバであって、前記複数のデータ線の各データ線が並ぶ順序に対応して前記第1～第3の色成分用の階調データが供給される階調バスと、それぞれ別個に設定されるクロックに基づいて前記階調バス上の前記階調データを保持し、それぞれが前記第1～第 N のグループのいずれか

に属するN個の第1のデータラッチと、それぞれ別個に設定されるクロックに基づいて前記階調バス上の前記階調データを保持し、それぞれが前記第1～第Nのグループのいずれかに属するN個の第2のデータラッチと、前記第1のデータラッチに保持されたN組の階調データを多重化した第1の多重化データと、前記第2のデータラッチに保持されたN組の階調データを多重化した第2の多重化データとを生成するマルチプレクサと、各データ出力部が前記第1又は第2の多重化データに対応したデータ信号をデータ信号供給線に出力する複数のデータ出力部が前記複数のデータ線の各データ線が並ぶ順序に対応して配置されるデータ信号供給線駆動回路とを含む表示ドライバに関係する。

【0016】

本発明では、表示ドライバが、いわゆるくし歯配線された電気光学装置のデータ信号供給線に対して、 $3 \times N$ マルチプレクス駆動を行う。そのため表示ドライバは、N個の第1のデータラッチとN個の第2のデータラッチとを含み、それぞれ別個に設定されるクロックにより、階調バス上のデータを取り込む。そして、表示ドライバは、マルチプレクサにおいて、N個の第1のデータラッチに取り込まれたN組の階調データを多重化した第1の多重化データと、N個の第2のデータラッチに取り込まれたN組の階調データを多重化した第2の多重化データとを生成する。次に、表示ドライバは、駆動対象の電気光学装置の複数のデータ線が並ぶ順序に対応して配置されるデータ信号供給線駆動回路の各データ出力部により、第1又は第2の多重化データに基づいて各データ信号供給線を駆動する。

【0017】

本発明によれば、汎用のコントローラからの階調データが、駆動対象の電気光学装置の複数のデータ線の並び順に対応して供給された場合であっても、クロックの設定によって、くし歯配線に対応し、かつマルチプレクスされた組数Nに対応した順序で、階調データを、それぞれN個の第1及び第2のデータラッチに取り込むことができる。したがって、くし歯配線による実装サイズの縮小化と、例えばLTPSによる画質の向上とを両立させる表示ドライバを提供することができる。

【0018】

また本発明は、複数の画素と、複数の走査線と、 $3N$ (N は自然数)本のデータ線ごとにその両側から内側に向けて交互にくし歯状に配線された複数のデータ線と、各データ信号供給線が N 組の第1～第3の色成分用のデータ信号を多重化した多重化データを伝送する複数のデータ信号供給線と、各デマルチプレクサが前記 $3N$ 本のデータ線の各データ線に対して前記多重化データをデマルチプレクスして前記 N 組の第1～第3の色成分用のデータ信号のいずれかを出力する複数のデマルチプレクサとを含む電気光学装置の前記複数のデータ信号供給線を駆動するための表示ドライバであって、前記複数のデータ線の各データ線が並ぶ順序に対応して前記第1～第3の色成分用の階調データが供給される階調バスと、各クロックラインに $2N$ 個のシフトクロックのうちいずれかのシフトクロックが供給され、それぞれが第1～第 N のグループのいずれかに属する N 本の第1のクロックラインと、各クロックラインに前記 $2N$ 個のシフトクロックのうちいずれかのシフトクロックが供給され、それぞれが前記前記第1～第 N のグループのいずれかに属する N 本の第2のクロックラインと、複数のフリップフロップを有し、シフトクロックに基づいてシフトスタート信号を第1のシフト方向にシフトして各フリップフロップからシフト出力を出力し、それぞれが前記第1～第 N のグループのいずれかに属する N 個の第1のシフトレジスタと、複数のフリップフロップを有し、シフトクロックに基づいてシフトスタート信号を前記第1のシフト方向とは反対の第2のシフト方向にシフトして各フリップフロップからシフト出力を出力し、それぞれが前記第1～第 N のグループのいずれかに属する N 個の第2のシフトレジスタと、前記第1のシフトレジスタのシフト出力に基づいて前記階調バス上の前記階調データを保持し、それぞれが前記第1～第 N のグループのいずれかに属する N 個の第1のデータラッチと、前記第2のシフトレジスタのシフト出力に基づいて前記階調バス上の前記階調データを保持し、それぞれが前記第1～第 N のグループのいずれかに属する N 個の第2のデータラッチと、前記第1のデータラッチに保持された N 組の階調データを多重化した第1の多重化データと、前記第2のデータラッチに保持された N 組の階調データを多重化した第2の多重化データとを生成するマルチプレクサと、各データ出力部が前記第1又は第2の多重化データに対応したデータ信号をデータ信号供給線に出力する複数のデ

ータ出力部が前記複数のデータ線の各データ線が並ぶ順序に対応して配置されるデータ信号供給線駆動回路とを含み、第 j ($1 \leq j \leq N$ 、 j は整数) のグループに属する前記第 1 のシフトレジスタは、前記第 j のグループに属する前記第 1 のクロックライン上のシフトクロックに基づいてシフト出力を出力し、前記第 j のグループに属する前記第 2 のシフトレジスタは、前記第 j のグループに属する前記第 2 のクロックライン上のシフトクロックに基づいてシフト出力を出力し、前記第 j のグループに属する前記第 1 のデータラッチは、前記第 j のグループに属する前記第 1 のシフトレジスタのシフト出力に基づいて前記階調データを保持し、前記第 j のグループに属する前記第 2 のデータラッチは、前記第 j のグループに属する前記第 2 のシフトレジスタのシフト出力に基づいて前記階調データを保持する表示ドライバに関係する。

【0019】

本発明では、階調データを取り込むためのデータラッチと、該データラッチに階調データを取り込むためのシフト出力を出力するシフトレジスタと、該シフトレジスタのシフトタイミングを規定するシフトクロックが供給されるクロックラインとを N 重化して、第 1 ～第 N のグループにグループ化されている。したがって、それぞれ別個に設定可能な取り込みタイミングで、各グループにおいて共用される階調バス上の階調データを各グループのデータラッチで取り込むことができる。

【0020】

したがって、汎用のコントローラからの階調データが、駆動対象の電気光学装置の複数のデータ線の並び順に対応して供給された場合であっても、くし歯配線に対応し、かつマルチプレクスされた組数 N に対応した順序で、階調データを、それぞれ N 個の第 1 及び第 2 のデータラッチに取り込むことができる。そして、くし歯配線による実装サイズの縮小化と、例えば LTPS による画質の向上とを両立させる表示ドライバを提供することができる。

【0021】

また本発明に係る表示ドライバでは、前記第 1 のデータラッチに保持された N 組の階調データと、前記第 2 のデータラッチに保持された N 組の階調データとを

ラッチするラインラッチを含み、前記マルチプレクサは、前記ラインラッチに保持された階調データのうち前記第1のデータラッチからの前記N組の階調データを多重化した第1の多重化データを生成し、前記ラインラッチに保持された階調データのうち前記第2のデータラッチからの前記N組の階調データを多重化した第2の多重化データを生成することができる。

【0022】

本発明によれば、一旦ラインラッチで階調データを取り込んだ後、マルチプレクサで階調データを多重化するようにしたので、先行する階調データを書き換えることがなく、連続して階調データを取り込むことができる。また、階調データを安定させてから駆動させることができるので、画質の劣化を回避することも可能となる。

【0023】

また本発明に係る表示ドライバでは、所与の基準クロックに基づいて、前記2N個のシフトクロックを生成するシフトクロック生成回路を含み、前記階調データは、前記所与の基準クロックに同期して前記階調バスに供給され、前記2N個のシフトクロックは、互いに異なる位相を有する期間を含むことができる。

【0024】

また本発明に係る表示ドライバでは、前記2N個のシフトクロックは、前記第1及び第2のシフトレジスタにおいて各シフトスタート信号を取り込むための初段取込期間において所与のパルスをも有し、前記初段取込期間経過後のデータ取込期間において互い位相が異なってもよい。

【0025】

本発明によれば、2N個のシフトクロックの生成をより簡素化し、かつ各シフトレジスタへのシフトスタート信号を同位相の信号とすることができる。したがって、表示ドライバの構成及び制御の簡素化を図ることができる。

【0026】

また本発明に係る表示ドライバでは、前記2N個のシフトクロックのうち、前記所与の基準クロックを基準にずれた位相が0以上 π 未満のN個のシフトクロックは、N本の前記第1のクロックラインのいずれかに供給され、前記2N個のシ

フトクロックのうち、前記所与の基準クロックを基準にずれた位相が π 以上 2π 未満のN個のシフトクロックは、N本の前記第2のクロックラインのいずれかに供給されてもよい。

【0027】

本発明によれば、汎用のコントローラからの階調データが駆動対象の電気光学装置の複数のデータ線の並び順に対応して供給された場合であっても、非常に簡素な構成で、くし歯配線に対応し、かつマルチプレクスされた組数Nに対応した順序で、階調データを、N個の第1及び第2のデータラッチに取り込むことができる。

【0028】

また本発明に係る表示ドライバでは、前記データ信号供給線駆動回路は、前記第1の多重化データに基づいて前記電気光学装置の第1の辺側からデータ信号供給線を駆動し、前記第2の多重化データに基づいて前記電気光学装置の前記第1の辺に対向する第2の辺側からデータ信号供給線を駆動することができる。

【0029】

本発明によれば、第1のデータラッチに保持されたデータに基づいての第1の辺側からデータ線を駆動し、第2のデータラッチに保持されたデータに基づいて電気光学装置の第1の辺と対向する第2の辺側からデータ線を駆動することで、くし歯配線された電気光学装置の実装サイズをより小さくすることができるようになる。

【0030】

また本発明に係る表示ドライバでは、前記複数のデータ線が伸びる前記第1の辺から前記第2の辺への方向と、前記第1又は第2のシフト方向とが同じ方向であってもよい。

【0031】

また本発明に係る表示ドライバでは、前記走査線が伸びる方向を長辺側とし、前記データ線が伸びる方向を短辺側とした場合に、前記電気光学装置の前記短辺側に沿って配置されていてもよい。

【0032】

本発明によれば、データ線の数が多ければ多いほど、くし歯配線された電気光学装置の実装サイズの縮小化を図ることができる。

【0033】

また本発明は、複数の画素と、複数の走査線と、 $3N$ (N は自然数)本のデータ線ごとにその両側から内側に向けて交互にくし歯状に配線された複数のデータ線と、各データ信号供給線が N 組の第1～第3の色成分用のデータ信号を多重化した多重化データを伝送する複数のデータ信号供給線と、各デマルチプレクサが前記 $3N$ 本のデータ線の各データ線に対して前記多重化データをデマルチプレクスして前記 N 組の第1～第3の色成分用のデータ信号のいずれかを出力する複数のデマルチプレクサと、前記複数のデータ信号供給線を駆動する上記いずれか記載の表示ドライバとを含む電気光学装置に係する。

【0034】

また本発明は、複数の画素と、複数の走査線と、 $3N$ (N は自然数)本のデータ線ごとにその両側から内側に向けて交互にくし歯状に配線された複数のデータ線と、各データ信号供給線が N 組の第1～第3の色成分用のデータ信号を多重化した多重化データを伝送する複数のデータ信号供給線と、各デマルチプレクサが前記 $3N$ 本のデータ線の各データ線に対して前記多重化データをデマルチプレクスして前記 N 組の第1～第3の色成分用のデータ信号のいずれかを出力する複数のデマルチプレクサとを含む表示パネルと、前記複数のデータ信号供給線を駆動する上記のいずれか記載の表示ドライバとを含む電気光学装置に係する。

【0035】

本発明によれば、くし歯配線されたデータ線に対して $3 \times N$ マルチプレクス駆動を行うことができる電気光学装置を提供することができる。

【0036】

【発明の実施の形態】

以下、本発明の好適な実施の形態について図面を用いて詳細に説明する。なお、以下に説明する実施の形態は、特許請求の範囲に記載された本発明の内容を不当に限定するものではない。また以下で説明される構成の全てが本発明の必須構成要件であるとは限らない。

【0037】**1. 電気光学装置**

図1に、電気光学装置の構成の概要を示す。ここでは、電気光学装置として液晶装置を例に示す。液晶装置は、携帯電話機、携帯型情報機器（PDA等）、デジタルカメラ、プロジェクタ、携帯型オーディオプレーヤ、マスメストレージデバイス、ビデオカメラ、電子手帳又はGPS（Global Positioning System）などの種々の電子機器に組み込むことができる。

【0038】

液晶装置10は、LCDパネル（広義には表示パネル）20、表示ドライバ（ソースドライバ）30、走査ドライバ（ゲートドライバ）40、42を含む。

【0039】

なお、液晶装置10にこれら全ての回路ブロックを含める必要はなく、その一部の回路ブロックを省略する構成にしてもよい。

【0040】

LCDパネル20は、複数の走査線（ゲート線）と、複数の走査線と交差する複数のデータ線（ソース線）と、各画素が複数の走査線のいずれかの走査線及び複数のデータ線のいずれかのデータ線により特定される複数の画素とを含む。1画素が例えばRGBの3つの色成分により構成される場合、RGB各1ドット計3ドットで1画素が構成される。ここで、ドットは各画素を構成する要素点とすることができる。1画素に対応するデータ線は、1画素を構成する色成分数のデータ線とすることができる。

【0041】

各画素は、薄膜トランジスタ（Thin Film Transistor：以下、TFTと略す）（スイッチング素子）と画素電極とを含む。データ線にはTFTが接続され、該TFTに画素電極が接続される。

【0042】

LCDパネル20は例えばガラス基板からなるパネル基板上に形成される。パネル基板には、図1のx方向に複数配列されそれぞれy方向に伸びる走査線と、y方向に複数配列されそれぞれx方向に伸びるデータ線とが配置されている。L

ＣＤパネル２０では、複数のデータ線の各データ線がくし歯配線されている。図１では、ＬＣＤパネル２０の第１の辺側と該第１の辺と対向する第２の辺側から駆動されるように、各データ線がくし歯配線されている。くし歯配線とは、所与の数のデータ線（１又は複数のデータ線）がその両側（ＬＣＤパネル２０の第１及び第２の辺）から内側（内部）に向けて交互にくし歯状に行われた配線と言うことができる。

【００４３】

図２に、画素の構成を模式的に示す。ここでは、１画素が１ドットで構成されているものとする。走査線 GL_m （ $1 \leq m \leq X$ 、 X 、 m は整数）とデータ線 DL_n （ $1 \leq n \leq Y$ 、 Y 、 n は整数）との交差点に対応する位置に画素 PE_{mn} が設けられている。画素 PE_{mn} は、 TFT_{mn} と画素電極 PEL_{mn} とを含む。

【００４４】

TFT_{mn} のゲート電極は走査線 GL_m に接続される。 TFT_{mn} のソース電極はデータ線 DL_n に接続される。 TFT_{mn} のドレイン電極は画素電極 PEL_{mn} に接続される。画素電極と、該画素電極と液晶素子（広義には電気光学物質）を介して対向する対向電極 COM （コモン電極）との間には、液晶容量 CL_{mn} が形成されている。なお液晶容量 CL_{mn} と並列に、保持容量を形成するようにしても良い。画素電極と対向電極 COM との間の電圧に応じて、画素の透過率が変化するようにになっている。対向電極 COM に供給される電圧 V_{COM} は、図示しない電源回路により生成される。

【００４５】

走査線は、走査ドライバ４０、４２によって走査される。図１では、１つの走査線が、走査ドライバ４０、４２により同一タイミングで駆動される。

【００４６】

データ線は、表示ドライバ３０によって駆動される。データ線は、表示ドライバ３０によってＬＣＤパネル２０の第１の辺側、又はＬＣＤパネル２０の第１の辺と対向する第２の辺側から駆動される。ＬＣＤパネル２０の第１及び第２の辺は、データ線の伸びる方向で対向していると言うことができる。

【００４７】

このように、データ線がくし歯配線されたLCDパネル20では、選択された走査線に接続され隣り合う画素それぞれに対応して配置される各画素の色成分数のデータ線が互いに反対の方向から駆動されるようにくし歯配線されている。

【0048】

より具体的には、図2においてデータ線がくし歯配線されたLCDパネル20では、選択された走査線GLmに接続され隣り合う画素それぞれに対応してデータ線DLn、DL(n+1)が配置されている場合、データ線DLnはLCDパネル20の第1の辺側から表示ドライバ30により駆動され、データ線DL(n+1)はLCDパネル20の第2の辺側から表示ドライバ30により駆動される。

【0049】

なお1画素に対応してRGBの各色成分に対応するデータ線が配置されている場合も同様である。この場合には、選択された走査線GLmに接続され隣り合う画素それぞれに対応して3本の各色成分のデータ線(Rn, Gn, Bn)を1組とするデータ線DLnと、3本の各色成分のデータ線(R(n+1), G(n+1), B(n+1))を1組とするデータ線DL(n+1)が配置されているものとする、データ線DLnはLCDパネル20の第1の辺側から表示ドライバ30により駆動され、データ線DL(n+1)はLCDパネル20の第2の辺側から表示ドライバ30により駆動される。

【0050】

表示ドライバ30は、一水平走査期間ごとに供給される一水平走査期間分の階調データに基づいてLCDパネル20のデータ線DL1~DLYを駆動する。より具体的には、表示ドライバ30は、階調データに基づいてデータ線DL1~DLYの少なくとも1つを駆動することができる。

【0051】

走査ドライバ40、42は、LCDパネル20の走査線GL1~GLXを走査する。より具体的には、走査ドライバ40、42は、一垂直期間内に走査線GL1~GLXを順次選択し、選択した走査線を駆動する。

【0052】

表示ドライバ30及び走査ドライバ40、42は、図示しないコントローラによって制御される。コントローラは、中央処理装置（Central Processing Unit：CPU）等のホストにより設定された内容に従って、表示ドライバ30、走査ドライバ40、42及び電源回路に対して制御信号を出力する。より具体的には、コントローラは、表示ドライバ30及び走査ドライバ40、42に対しては、例えば動作モードの設定や内部で生成した水平同期信号や垂直同期信号を供給する。水平同期信号は、水平走査期間を規定する。垂直同期信号は、垂直走査期間を規定する。またコントローラは、電源回路に対しては、対向電極COMの電圧VCOMの極性反転タイミングの制御を行う。

【0053】

電源回路は、外部から供給される基準電圧に基づいて、LCDパネル20の各種電圧や、対向電極COMの電圧VCOMを生成する。

【0054】

なお図1において、液晶装置10にコントローラを含む構成にしてもよいし、コントローラを液晶装置10の外部に設けてもよい。或いは、コントローラと共にホスト（図示せず）を液晶装置10に含めるように構成してもよい。

【0055】

また走査ドライバ40、42、コントローラ及び電源回路のうち少なくとも1つを表示ドライバ30に内蔵させてもよい。

【0056】

また、表示ドライバ30、走査ドライバ40、42、コントローラ及び電源回路の一部又は全部をLCDパネル20上に形成してもよい。例えば、LCDパネル20上に、表示ドライバ30及び走査ドライバ40、42を形成してもよい。この場合、LCDパネル20は電気光学装置とも言うことができ、LCDパネル20は、複数のデータ線と、複数の走査線と、各画素が複数のデータ線のいずれかと複数の走査線のいずれかにより特定される複数の画素と、複数のデータ線を駆動する表示ドライバとを含むように構成することができる。またLCDパネル20に、複数の走査線を走査する走査ドライバを含めてもよい。LCDパネル20の画素形成領域に、複数の画素が形成される。

【0057】

次に、くし歯配線されたLCDパネルの利点について述べる。

【0058】

図3に、くし歯配線されないLCDパネルを含む電気光学装置の構成を模式的に示す。図3における電気光学装置80は、くし歯配線されないLCDパネル90を含む。LCDパネル90では、第1の辺側から各データ線が表示ドライバ92によって駆動される。したがって、表示ドライバ92の各データ出力部とLCDパネル90の各データ線とを接続するための配線領域が必要となる。データ線の数が多くなりLCDパネル90の第1及び第2の辺の長さが長くなると、各配線を折り曲げる必要が生じ、配線領域の幅W0が必要となる。

【0059】

これに対して、図1に示す電気光学装置10では、LCDパネル20の第1及び第2の辺側で、幅W0より小さい幅W1、W2が必要となるだけである。

【0060】

電子機器への搭載を考慮すると、LCDパネル（電気光学装置）の長辺方向の長さが多少長くなるより、LCDパネルの短辺方向の長さが長くなってしまふ方が不都合である。その理由の1つに、電子機器の表示部の額縁が広くなる等、デザイン面で望ましくない点が挙げられる。

【0061】

図3ではLCDパネルの短辺方向の長さが長くなっているのに対して、図1ではLCDパネルの長辺方向の長さが長くなり、第1及び第2の辺側の配線領域の幅もほぼ等しく狭くすることができるという利点がある。また図1では、図3における非配線領域の面積を小さくすることができ、実装サイズを小さくすることも可能である。

【0062】

このようなくし歯配線されたLCDパネルを、LTFSにより形成することで、更なる小型化と画質の向上とを図ることが可能となる。

【0063】

図4に、3×Nマルチプレクス駆動用のくし歯配線されたLCDパネルを含

む電気光学装置の構成の概要を示す。電気光学装置 100 は、LCD パネル 110 と、LCD パネル 110 のデータ線（データ信号供給線）を駆動する表示ドライバ 200 とを含む。

【0064】

LCD パネル 110 は例えばガラス基板からなるパネル基板上に形成される。パネル基板には、図 4 の x 方向に複数配列されそれぞれ y 方向に伸びる走査線 GL1 ~ GLX と、y 方向に複数配列されそれぞれ x 方向に伸びる R（第 1 の色成分）、G（第 2 の色成分）、B（第 3 の色成分）用のデータ線（例えば（R1-1, G1-1, B1-1））を 1 組とする複数のデータ線とが配置されている。

【0065】

LCD パネル 110 において、走査線と、データ線との交差位置に対応して、図 2 に示すような 1 ドットの色成分用画素が形成される。

【0066】

LCD パネル 110 では、複数のデータ線がくし歯配線されている。図 4 では、LCD パネル 110 の第 1 の辺側と該第 1 の辺と対向する第 2 の辺側から駆動されるように、データ線がくし歯配線されている。図 4 においては、RGB 用（第 1 ~ 第 3 の色成分用）の第 1 ~ 第 3 の色成分用のデータ線を 1 組とする N 組の RGB 用のデータ線（3N 本のデータ線）（例えば（R1-1, G1-1, B1-1）~（R1-N, G1-N, B1-N））ごとに、その両側から内側に向けて交互にくし歯状に配線されている。

【0067】

LCD パネル 110 は、各データ信号供給線が N 組の第 1 ~ 第 3 の色成分用のデータ信号を多重化した多重化データを伝送する複数のデータ信号供給線を含む。そして、LCD パネル 110 は、3N 本のデータ線に対応してデマルチプレクサ DMUX1 ~ DMUXY を含む。

【0068】

デマルチプレクサ DMUXk（ $1 \leq k \leq Y$ 、k は整数）は、上記した 3N 本のデータ線の各データ線に対して多重化データをデマルチプレクスして N 組の第 1 ~ 第 3 の色成分用のデータ信号のいずれかを出力する。そのため、デマルチプレ

クサDMUX_kは、各デマルチプレクス用スイッチ素子が一端がデータ信号供給線DL_kに接続され、他端が第 i ($1 \leq i \leq 3 \times N$ 、 i は整数)のデータ線に接続され、第 $1-k \sim 3N-k$ のデマルチプレクス制御信号に基づいてスイッチ制御される第 $1-k \sim 3N-k$ のデマルチプレクス用スイッチ素子を含む。

【0069】

走査線GL₁～GL_Xは、走査ドライバ112、114によって走査される。図4では、1つの走査線が、走査ドライバ112、114により同一タイミングで駆動される。

【0070】

データ信号供給線DL₁～DL_Yは、表示ドライバ200によって駆動される。各データ信号供給線は、表示ドライバ200によってLCDパネル110の第1の辺側、又はLCDパネル20の第1の辺と対向する第2の辺側から駆動される。

【0071】

デマルチプレクサDMUX_kは、3Nドット分のデータ信号が多重化されてデータ信号供給線DL_kに供給されたデータ信号を、第1～第3Nのマルチプレクス制御信号に基づくスイッチ制御により、第1～第3Nのデータ線それぞれに（又は3N本のデータ線のいずれかに）切り替えて出力する。

【0072】

図5に、3マルチプレクス駆動用のくし歯配線されたLCDパネルを含む電気光学装置の構成の概要を示す。すなわち、図5は、図4における電気光学装置においてNが「1」の場合に相当する。図5における電気光学装置100が、図4における電気光学装置と同一部分には同一符号を付し、説明を省略する。

【0073】

図6に、図5におけるLCDパネル110に形成される画素の構成を模式的に示す。1画素を構成するR用画素、G用画素、B用画素は、走査線と第1～第3のデータ線との交差位置に形成される。図6では、走査線GL_mと、R成分用のデータ線R_{k-1}との交差位置に、R用画素PER_{m,k-1}が形成される。また走査線GL_mと、G成分用のデータ線G_{k-1}との交差位置に、G用画素PEG

$m k - 1$ が形成される。更に走査線 $G L m$ と、B 成分用のデータ線 $B k - 1$ との交差位置に、B 用画素 $P E B m k - 1$ が形成される。

【0074】

R 用画素、G 用画素、B 用画素の色成分用画素 $P E R m k - 1$ 、 $P E G m k - 1$ 、 $P E B m k - 1$ の構成は、図 2 と同様のため説明を省略する。

【0075】

図 7 (A) に、3 マルチプレクス駆動用の LCD パネルのデマルチプレクサ $D M U X k$ の構成の概要を示す。図 7 (B) に、デマルチプレクサ $D M U X k$ の動作例のタイミング図を示す。

【0076】

デマルチプレクサ $D M U X k$ は、図 7 (A) に示すように第 1 ～第 3 ($N = 1$) のデマルチプレクス用スイッチ素子 $D S W 1 - 1 \sim D S W 3 - 1$ を含む。第 1 のデマルチプレクス用スイッチ素子 $D S W 1 - 1$ の一端にはデータ信号供給線 $D L k$ が接続され、他端には第 1 の色成分用のデータ線 $R k - 1$ (第 1 のデータ線) が接続される。第 2 のデマルチプレクス用スイッチ素子 $D S W 2 - 1$ の一端にはデータ信号供給線 $D L k$ が接続され、他端には第 2 の色成分用のデータ線 $G k - 1$ (第 2 のデータ線) が接続される。第 3 のデマルチプレクス用スイッチ素子 $D S W 3 - 1$ の一端にはデータ信号供給線 $D L k$ が接続され、他端には第 3 の色成分用のデータ線 $B k - 1$ (第 3 のデータ線) が接続される。

【0077】

第 1 ～第 3 のデマルチプレクス用スイッチ素子 $D S W 1 - 1 \sim D S W 3 - 1$ は、第 1 ～第 3 ($N = 1$) のデマルチプレクス制御信号 $c 1 - 1 \sim c 3 - 1$ に基づいてスイッチ制御される。より具体的には、第 1 ～第 3 のデマルチプレクス用スイッチ素子 $D S W 1 - 1 \sim D S W 3 - 1$ のいずれか 1 つが、第 1 ～第 3 ($N = 1$) のデマルチプレクス制御信号によりオン状態となるようにスイッチ制御される。このような第 1 ～第 3 ($N = 1$) のデマルチプレクス制御信号 $c 1 - 1 \sim c 3 - 1$ は、ホスト又は表示ドライバによって供給される。

【0078】

こうして、図 7 (B) に示すように、一水平走査期間において、第 1 ～第 3 (

N=1)の色成分用のデータ信号が多重化されているデータ信号供給線DLk上のデータ信号を分離して、それぞれ第1～第3の色成分用の各データ線に出力させることができる。

【0079】

なお第1～第3のデマルチプレクス制御信号c1-1～c3-1は、図5に示すLCDパネル110のDMUX1～DMUXYに共通して入力される。

【0080】

図8に、6マルチプレクス駆動用のくし歯配線されたLCDパネルを含む電気光学装置の構成の概要を示す。すなわち、図8は、図4における電気光学装置においてNが「2」の場合に相当する。図8における電気光学装置100が、図4における電気光学装置と同一部分には同一符号を付し、説明を省略する。

【0081】

図8におけるLCDパネル110においても、図6と同様に、1画素を構成するR用画素、G用画素、B用画素が、走査線と第1～第6(=3×2)のデータ線との交差位置に形成される。

【0082】

図9(A)に、6マルチプレクス駆動用のLCDパネルのデマルチプレクサDMUXkの構成の概要を示す。図9(B)に、デマルチプレクサDMUXkの動作例のタイミング図を示す。

【0083】

デマルチプレクサDMUXkは、図9(A)に示すように第1～第6(N=2)のデマルチプレクス用スイッチ素子DSW1-1～DSW3-1、DSW1-2～DSW3-2を含む。

【0084】

第1のデマルチプレクス用スイッチ素子DSW1-1の一端にはデータ信号供給線DLkが接続され、他端には第1の色成分用のデータ線Rk-1(第1のデータ線)が接続される。第2のデマルチプレクス用スイッチ素子DSW2-1の一端にはデータ信号供給線DLkが接続され、他端には第2の色成分用のデータ線Gk-1(第2のデータ線)が接続される。第3のデマルチプレクス用スイッ

チ素子 DSW3-1 の一端にはデータ信号供給線 DLk が接続され、他端には第 3 の色成分用のデータ線 Bk-1 (第 3 のデータ線) が接続される。

【0085】

第 4 のデマルチプレクス用スイッチ素子 DSW1-2 の一端にはデータ信号供給線 DLk が接続され、他端には第 1 の色成分用のデータ線 Rk-2 (第 4 のデータ線) が接続される。第 5 のデマルチプレクス用スイッチ素子 DSW2-2 の一端にはデータ信号供給線 DLk が接続され、他端には第 2 の色成分用のデータ線 Gk-2 (第 5 のデータ線) が接続される。第 6 のデマルチプレクス用スイッチ素子 DSW3-2 の一端にはデータ信号供給線 DLk が接続され、他端には第 3 の色成分用のデータ線 Bk-2 (第 6 のデータ線) が接続される。

【0086】

第 1 ～第 6 のデマルチプレクス用スイッチ素子 DSW1-1 ～DSW3-1、DSW1-2 ～DSW3-2 は、第 1 ～第 6 (N=2) のデマルチプレクス制御信号 c1-1 ～c3-1、c1-2 ～c3-2 に基づいてスイッチ制御される。より具体的には、第 1 ～第 6 のデマルチプレクス用スイッチ素子 DSW1-1 ～DSW3-1、DSW1-2 ～DSW3-2 のいずれか 1 つが、第 1 ～第 6 のデマルチプレクス制御信号によりオン状態となるようにスイッチ制御される。

【0087】

こうして、図 9 (B) に示すように、一水平走査期間において、データ信号が多重化されているデータ信号供給線 DLk 上のデータ信号を分離して、それぞれ各色成分用のデータ線に出力させることができる。

【0088】

なお第 1 ～第 6 のデマルチプレクス制御信号 c1-1 ～c3-1、c1-2 ～c3-2 は、図 8 に示す LCD パネル 110 の DMUX1 ～DMUXY に共通して入力される。

【0089】

このような 3×N マルチプレクス駆動を行う表示ドライバ 200 の各データ出力部の並ぶ順序が、LCD パネル 110 のデータ線の並ぶ順序に対応している場合、図 4、図 5 及び図 8 に示すように LCD パネル 110 の短辺側に沿って表示

ドライバ 2 0 0 を配置することによって、第 1 及び第 2 の辺側から各データ出力部と各データ信号供給線とを接続する配線を配置することができ、配線の簡素化と、配線領域の縮小化とを図ることができる。

【 0 0 9 0 】

しかしながら、LCD パネル 1 1 0 を駆動する場合、汎用のコントローラにより LCD パネル 1 1 0 のデータ線の並ぶ順序に対応して出力された階調データを受け取る表示ドライバ 2 0 0 では、受け取った階調データの順序を変更する必要がある。そして、その変更方法は、マルチプレクスされる数に依存する。

【 0 0 9 1 】

図 1 0 に、表示ドライバ 2 0 0 の各データ出力部から出力すべきデータ信号の並びを説明する図を示す。

【 0 0 9 2 】

ここで、LCD パネルが、データ信号供給線 DL 1 ~ DL 3 2 0 を有しているものとする。更に、表示ドライバ 2 0 0 がデータ出力部 OUT 1 ~ OUT 3 2 0 を有し、各データ出力部が第 1 の辺から第 2 の辺への方向に並んでいるものとする。各データ出力部は、LCD パネル 1 1 0 の各データ信号供給線に対応している。

【 0 0 9 3 】

汎用のコントローラは、図 1 1 に示すように基準クロック CPH に同期して、データ信号供給線 DL 1 ~ DL 3 2 0 にそれぞれ対応する階調データ D 1 ~ D 3 2 0 を表示ドライバ 2 0 0 に対して供給する。

【 0 0 9 4 】

表示ドライバ 2 0 0 が図 3 に示すようなくし歯配線されていない LCD パネルを駆動する場合、データ出力部 OUT 1 はデータ信号供給線 DL 1、データ出力部 OUT 2 はデータ信号供給線 DL 2、・・・、データ出力部 OUT 3 2 0 はデータ信号供給線 DL 3 2 0 に接続されるため、問題なく表示することができる。この場合、汎用のコントローラにより LCD パネルのデータ線の並ぶ順序に対応して階調データが供給される表示ドライバ 2 0 0 は、供給された階調データを順次取り込んで、データ出力部 OUT 1 から階調データ D 1 に対応するデータ信号

、データ出力部 O U T 2 から階調データ D 2 に対応するデータ信号、・・・を出力すればよい。

【 0 0 9 5 】

しかし、表示ドライバ 2 0 0 が図 5 に示すようなくし歯配線された L C D パネルを駆動する場合、データ出力部 O U T 1 はデータ信号供給線 D L 1、データ出力部 O U T 2 はデータ信号供給線 D L 3、・・・、データ出力部 O U T 3 1 9 はデータ信号供給線 D L 4、データ出力部 O U T 3 2 0 はデータ信号供給線 D L 2 に接続される。したがって、表示ドライバ 2 0 0 が 3 マルチプレクス駆動を行う場合、図 1 1 に示すように、階調データの順序を変更するスクランブル処理を行う必要が生ずる。

【 0 0 9 6 】

また、表示ドライバ 2 0 0 が図 8 に示すようなくし歯配線された L C D パネルを駆動する場合、データ出力部とデータ信号供給線との接続関係は図 5 と同じであるが、各データ信号供給線に出力すべきデータ信号に対応した階調データが異なる。

【 0 0 9 7 】

すなわち、図 1 0 に示すように、3 マルチプレクス駆動では、データ出力部 O U T 1 からは階調データ D 1 に対応したデータ信号、データ出力部 O U T 2 からは階調データ D 3 に対応したデータ信号、・・・、データ出力部 O U T 3 1 9 からは階調データ D 4 に対応したデータ信号、データ出力部 O U T 3 2 0 からは階調データ D 2 に対応したデータ信号を出力する必要がある。ところが、6 マルチプレクス駆動では、データ出力部 O U T 1 からは階調データ D 1、D 2 に対応したデータ信号、データ出力部 O U T 2 からは階調データ D 5、D 6 に対応したデータ信号、・・・、データ出力部 O U T 3 1 9 からは階調データ D 7、D 8 に対応したデータ信号、データ出力部 O U T 3 2 0 からは階調データ D 3、D 4 に対応したデータ信号を出力する必要がある。

【 0 0 9 8 】

本実施形態における表示ドライバ 2 0 0 は、以下に述べる構成により、汎用のコントローラから順次供給される階調データを適宜並べ替えて取り込み、くし歯

配線されたLCDパネルに対して3×Nマルチプレクス駆動を行うことができる。

【0099】

3. 表示ドライバ

図12に、表示ドライバ200の構成の概要を示す。表示ドライバ200は、データラッチ300、DAC (Digital-to-Analog Converter) (広義には電圧選択回路) 500、データ信号供給線駆動回路600を含む。

【0100】

データラッチ300は、一水平走査周期で階調データを取り込む。データラッチ300は、取り込んだ階調データを、N画素分の階調データを多重化した多重化データ出力する。

【0101】

DAC 500は、各基準電圧が多重化された各階調データに対応した複数の基準電圧の中から、データ線ごとに多重化データの各階調データに対応する駆動電圧(階調電圧。広義にはデータ信号)を出力する。より具体的には、DAC 500は、多重化データの各階調データをデコードし、デコード結果に基づいて複数の基準電圧のいずれかを選択する。DAC 500において選択された基準電圧は、駆動電圧としてデータ信号供給線駆動回路600に出力される。

【0102】

データ信号供給線駆動回路600は、320個のデータ出力部OUT1～OUT320を有する。データ信号供給線駆動回路600は、データ出力部OUT1～OUT320を介して、DAC 500からの駆動電圧に基づいてデータ信号供給線DL1～DLNを駆動する。データ信号供給線駆動回路600では、各データ出力部OUTが多重化データの階調データ(ラッチデータ)に基づいて各データ信号供給線を駆動する複数のデータ出力部(OUT1～OUT320)が、複数のデータ線の各データ線が並ぶ順序に対応して配置される。ここでは、データ信号供給線駆動回路600は、320個のデータ出力部OUT1～OUT320を有するものとしたが、その数に限定されるものではない。

【0103】

図13に、表示ドライバ200の1出力当たりの構成の概要を示す。表示ドライバ200が、 $3 \times N$ マルチプレクス駆動を行うものとする。

【0104】

データラッチ300-1は、LCDパネルのデータ線が並ぶ順序に対応して階調データが供給される階調バス上のN画素分の階調データを取り込む。例えば1画素がRGBの各色成分画素から構成される場合、 $3 \times N$ ドット分の階調データを取り込む。データラッチ300-1は、取り込んだN画素分の階調データを多重化した多重化データMD1を生成する。

【0105】

多重化データMD1は、DAC500-1に出力される。DAC500-1では、多重化データMD1に対応した駆動電圧GV1を生成する。より具体的には、DAC500-1は、多重化データMD1における各ドットに対応する階調データに対応した駆動電圧GV1を生成する。

【0106】

データ信号供給線駆動回路600-1（データ出力部OUT1）は、DAC500-1からの駆動電圧GV1に基づいて、該データ出力部OUT1に接続されたデータ信号供給線DL1にデータ信号を出力する。

【0107】

図14に、図12におけるデータラッチ300の構成の概要を示す。

【0108】

データラッチ300は、階調バス310と、N重化された第1のクロックライン320-1～320-N、N重化された第2のクロックライン330-1～330-N、N重化された第1のデータラッチ340-1～340-N、N重化された第2のデータラッチ350-1～350-N、N重化された第1のシフトレジスタ360-1～360-N、N重化された第2のシフトレジスタ370-1～370-N、ラインラッチ372、マルチプレクサ380を含む。

【0109】

このようにデータラッチ300において、第1及び第2のクロックライン、第1及び第2のシフトレジスタ、第1及び第2のデータラッチはN重化されおり、

第1～第Nのグループにグループ化される。そして、第1～第Nのグループは、階調バス310を共用する。

【0110】

階調バス310には、LCDパネルの複数のデータ線（又はデータ信号供給線DL1～DLN）が並ぶ順序に対応して階調データが供給される。

【0111】

N本の第1のクロックライン320-1～320-Nの各クロックラインは、第1～第Nのグループのいずれかに属する。N本の第1のクロックライン320-1～320-Nの各クロックラインには、第1～第2Nのシフトクロック（2N個のシフトクロック）のいずれかが供給される。

【0112】

N本の第2のクロックライン330-1～330-Nの各クロックラインは、第1～第Nのグループのいずれかに属する。N本の第2のクロックライン330-1～330-Nの各クロックラインには、第1～第2Nのシフトクロック（2N個のシフトクロック）のいずれかが供給される。

【0113】

第1～第2Nのシフトクロックは、シフトクロック生成回路390において生成される。

【0114】

シフトクロック生成回路390は、基準クロックCPHに基づいて、第1～第2Nのシフトクロックを生成する。R用、G用及びB用の階調データは、基準クロックCPHに同期して階調バス310に供給される。

【0115】

N個の第1のシフトレジスタ360-1～360-Nのそれぞれは、第1～第Nのグループのいずれかに属する。N個の第1のシフトレジスタ360-1～360-Nのそれぞれは、複数のフリップフロップを有し、シフトクロックに基づいてシフトスタート信号を第1のシフト方向にシフトして各フリップフロップからシフト出力を出力する。

【0116】

第 j ($1 \leq j \leq N$ 、 j は整数) のグループに属する第 1 のシフトレジスタ 3 6 0 - j は、第 j のグループに属する第 1 のクロックライン 3 2 0 - j 上のシフトクロックに基づいて、シフトスタート信号 $ST1-j$ を第 1 のシフト方向にシフトして、各フリップフロップからシフト出力を出力する。第 1 のシフト方向は、LCD パネル 1 1 0 の第 1 の辺から第 2 の辺へ方向とすることができる。第 j のグループに属する第 1 のシフトレジスタ 3 6 0 - j のシフト出力 $SFO1-j \sim SFO160-j$ は、第 j のグループに属する第 1 のデータラッチ 3 4 0 - j に対して出力される。

【0 1 1 7】

図 1 5 に、第 j のグループに属する第 1 のシフトレジスタ 3 6 0 - j の構成例を示す。第 j のグループに属する第 1 のシフトレジスタ 3 6 0 - j では、D フリップフロップ (以下、DFF と略す) $1-j \sim 160-j$ が直列に接続され、第 1 のシフト方向にシフトするように構成される。DFF f ($1 \leq f \leq 159$ 、 f は自然数) の Q 端子が、次段の DFF ($f+1$) の D 端子に接続される。各 DFF は、C 端子への入力信号の立ち上がりで D 端子への入力信号を取り込んで保持し、保持した信号を Q 端子からシフト出力 SFO として出力する。図 1 5 では、第 j のグループに属する第 1 のクロックライン 3 2 0 - j に、第 1 ～第 $2N$ のシフトクロックのいずれか 1 つのシフトクロック CLK $1-j$ が供給されている。

【0 1 1 8】

図 1 4 において、 N 個の第 2 のシフトレジスタ 3 7 0 - 1 ～ 3 7 0 - N のそれぞれは、第 1 ～第 N のグループのいずれかに属する。 N 個の第 2 のシフトレジスタ 3 7 0 - 1 ～ 3 7 0 - N のそれぞれは、複数のフリップフロップを有し、シフトクロックに基づいてシフトスタート信号を第 2 のシフト方向にシフトして各フリップフロップからシフト出力を出力する。

【0 1 1 9】

第 j のグループに属する第 2 のシフトレジスタ 3 7 0 - j は、第 j のグループに属する第 2 のクロックライン 3 3 0 - j 上のシフトクロックに基づいて、シフトスタート信号 $ST2-j$ を第 2 のシフト方向にシフトして、各フリップフロップからシフト出力を出力する。第 2 のシフト方向は、第 1 のシフト方向と反対の

方向である。第2のシフト方向は、LCDパネル110の第2の辺から第1の辺への方向とすることができる。第jのグループに属する第2のシフトレジスタ370-jのシフト出力SFO161-j~320-jは、第jのグループに属する第2のデータラッチ350-jに対して出力される。

【0120】

図16に、第jのグループに属する第2のシフトレジスタ370-jの構成例を示す。第jのグループに属する第2のシフトレジスタ370-jでは、DFF320-j~161-jが直列に接続され、第2のシフト方向にシフトするように構成される。DFFg ($162 \leq g \leq 320$ 、gは自然数)のQ端子が、次段のDFF(g-1)のD端子に接続される。各DFFは、C端子への入力信号の立ち上がりでD端子への入力信号を取り込んで保持し、保持した信号をQ端子からシフト出力SFOとして出力する。

【0121】

図14において、N個の第1のデータラッチ340-1~340-Nのそれぞれは第1~第Nのグループのいずれかに属する。N個の第1のデータラッチ340-1~340-Nのそれぞれは、N個の第1のシフトレジスタ360-1~360-Nのそれぞれのシフト出力に基づいて階調バス310上の階調データを保持する。

【0122】

第jのグループに属する第1のデータラッチ340-jは、各フリップフロップがデータ出力部OUT1~OUT160の各データ出力部に対応した複数のフリップフロップ(FF)1-j~160-j(図示せず)を有する。FFh-j ($1 \leq h \leq 160$ 、hは整数)は、第jのグループに属する第1のシフトレジスタ360-jのシフト出力SFOh-jに基づいて階調バス310上の階調データを保持する。第jのグループに属する第1のデータラッチ340-jのフリップフロップに保持された階調データは、ラッチデータLAT1-j~LAT160-jとしてラインラッチ372に出力される。

【0123】

N個の第1のデータラッチ350-1~350-Nのそれぞれは第1~第Nの

グループのいずれかに属する。N個の第2のデータラッチ350-1~350-Nのそれぞれは、N個の第2のシフトレジスタ370-1~370-Nのそれぞれのシフト出力に基づいて階調バス310上の階調データを保持する。

【0124】

第jのグループに属する第2のデータラッチ350-jは、各フリップフロップがデータ出力部OUT161~OUT320の各データ出力部に対応した複数のFF161-j~320-j（図示せず）を有する。FFh-j（161≤h≤320）は、第jのグループに属する第2のシフトレジスタ370-jのシフト出力SFOh-jに基づいて階調バス310上の階調データを保持する。第jのグループに属する第2のデータラッチ350-jのフリップフロップに保持された階調データは、ラッチデータLAT161-j~LAT320-jとしてラインラッチ372に出力される。

【0125】

なお図14では、N個の第1のデータラッチ340-1~340-NとN個の第2のデータラッチ350-1~350-Nとに保持された階調データを一旦ラインラッチ372でラッチするように構成されているが、これに限定されるものではない。N個の第1のデータラッチ340-1~340-NとN個の第2のデータラッチ350-1~350-Nとに保持された階調データを、マルチプレクサ380に直接出力するように構成してもよい。ただし、ラインラッチ372を介在させることによって、先行する階調データを書き換えることがなく、連続して階調データを取り込むことができる。また、階調データを安定させてから駆動させることができるので、画質の劣化を回避することも可能となる。

【0126】

また図14では、ラインラッチ372を各グループで共用しているが、これに限定されるものではない。例えば、各ラインラッチが第1~第Nのグループのいずれかに属し各グループの第1又は第2のデータラッチに保持された階調データをラッチする2N組のラインラッチ群として、ラインラッチ372を考えることもできる。

【0127】

ラインラッチ 372 にラッチされた階調データは、マルチプレクサ 380 において多重化される。より具体的には、マルチプレクサ 380 は、各グループの第 1 のデータラッチに保持された階調データ (N 組の RGB 用の階調データ) を多重化した第 1 の多重化データ MD1 ~ MD160 と、各グループの第 2 のデータラッチに保持された階調データ (N 組の RGB 用の階調データ) を多重化した第 2 の多重化データ MD161 ~ MD320 とを生成する。更に具体的には、マルチプレクサ 380 は、N 個の第 1 のデータラッチのフリップフロップ $FFf-1$ ($1 \leq f \leq 160$ 、 f は整数) ~ $FFf-N$ に保持された階調データ $LATf-1$ ~ $LATf-N$ を多重化した第 1 の多重化データ MD f と、N 個の第 2 のデータラッチのフリップフロップ $FFg-1$ ($161 \leq g \leq 320$ 、 g は整数) ~ $FFg-N$ に保持された階調データ $LATg-1$ ~ $LATg-N$ を多重化した第 2 の多重化データ MD g とを生成する。

【0128】

第 1 の多重化データ MD1 ~ MD160 は、N 個の第 1 のデータラッチの $FF1-1$ ~ $FF160-N$ に保持された階調データを、例えば図 9 (B) に示したような時分割タイミングで多重化することで生成される。

【0129】

第 2 の多重化データ MD161 ~ MD320 は、N 個の第 2 のデータラッチの $FF161-1$ ~ $FF320-N$ に保持された階調データを、例えば図 9 (B) に示したような時分割タイミングで多重化することで生成される。

【0130】

図 17 に、シフトクロック生成回路 390 の構成の概要を示す。シフトクロック生成回路 390 は、基準シフトクロック生成回路 392 と、2N 相クロック生成回路 394 とを含む。

【0131】

基準シフトクロック生成回路 392 は、基準クロック CPH に基づき、基準シフトクロック CLK1-0、CLK2-0 を生成する。2N 相クロック生成回路 394 は、基準シフトクロック CLK1-0、CLK2-0 に基づき、第 1 ~ 第 2N のシフトクロック CLK1 ~ CLK2N を生成する。第 1 ~ 第 2N のシフト

クロック $CLK1 \sim CLK2N$ ($2N$ 個のシフトクロック) は、互いに異なる位相を有する期間を含む。

【0132】

ここで2つのクロックの位相が異なるとは、時間軸上のずれ量をなくすことで該2つのクロックの波形がほぼ同じになる関係ということができる。また一方のクロックの波形が $f(t)$ 、他方のクロックの波形が $f(t + \Delta t)$ で表される時、両クロックの位相が互いに異なるということができる。

【0133】

こうすることで、第1～第 $2N$ のシフトクロック $CLK1 \sim CLK2N$ を簡素な構成で生成することができるようになる。

【0134】

また基準シフトクロック生成回路392において、以下に述べるようにして基準シフトクロック $CLK1-0$ 、 $CLK2-0$ により第1～第 $2N$ のシフトクロック $CLK1 \sim CLK2N$ を生成することによって、第1～第 N のグループのシフトスタート信号 $ST1-1 \sim ST1-j$ 、 $ST2-1 \sim ST2-j$ を同位相の信号とすることができ、構成及び制御の簡素化を図ることができる。

【0135】

図18に、基準シフトクロック生成回路392による基準シフトクロック $CLK1-0$ 、 $CLK2-0$ の生成タイミングの一例を示す。シフトスタート信号 $ST1-1 \sim ST1-N$ 、 $ST2-1 \sim ST2-N$ を同位相の信号とするためには、各グループの第1及び第2のシフトレジスタの初段でシフトスタート信号をそれぞれ取り込む必要がある。

【0136】

そこで基準シフトクロック生成回路392は、初段取込期間とデータ取込期間(シフト動作期間)とを規定するクロック選択信号 CLK_SELECT を生成する。

【0137】

初段取込期間は、 N 個の第1のシフトレジスタ $360-1 \sim 360-N$ にシフトスタート信号 $ST1-1 \sim ST1-N$ を取り込む期間、又は N 個の第2のシフ

トレジスタ 370-1 ~ 370-N にシフトスタート信号 ST2-1 ~ ST2-N を取り込む期間とすることができる。データ取込期間は、初段取込期間経過後において、該初段取込期間において取り込まれた各シフトスタート信号がシフトされる期間とすることができる。

【0138】

そしてクロック選択信号 CLK_SELECT を用いて、基準シフトクロック CLK1-0、CLK2-0 がそれぞれシフトスタート信号を取り込むためのエッジを持たせる。

【0139】

そのため、初段取込期間において、基準クロック CPH のパルス P1 を生成する。また基準クロック CPH を分周して分周クロック CPH2 を生成する。分周クロック CPH2 は、基準シフトクロック CLK2-0 となる。更に分周クロック CPH2 の位相を反転させて、反転分周クロック XCPH2 を生成する。

【0140】

そして、クロック選択信号 CLK_SELECT により、初段取込期間では基準クロック CPH のパルス P1 を選択出力し、データ取込期間では反転分周クロック XCPH2 を選択出力することで、基準シフトクロック CLK1-0 が生成される。

【0141】

図 19 に、基準シフトクロック生成回路 392 の具体的な構成例である回路図を示す。

【0142】

図 20 に、図 19 における基準シフトクロック生成回路 392 の動作タイミングの一例を示す。

【0143】

図 19 及び図 20 では、基準クロック CPH を用いてクロック CLK_A、CLK_B を生成し、クロック選択信号 CLK_SELECT により選択出力される。基準シフトクロック CLK2-0 は、クロック CLK_B を反転した信号である。基準シフトクロック CLK1-0 は、クロック選択信号 CLK_SELECT

CTが「L」の初段取込期間においてクロックCLK__Aを選択出力し、クロック選択信号CLK__SELECTが「H」のデータ取込期間においてクロックCLK__Bを選択出力した信号である。

【0144】

このようにして生成された基準シフトクロックCLK1-0、CLK2-0を用いて、2N相クロック生成回路394は、第1～第2NのシフトクロックCLK1～CLK2Nを生成する。

【0145】

図21に、2N相クロック生成回路394における第1～第2NのシフトクロックCLK1～CLK2Nの生成例を示す。2N相クロック生成回路394は、基準シフトクロックCLK1-0、CLK2-0に基づき、互いに異なる位相を含む期間を有する第1～第2NのシフトクロックCLK1～CLK2Nを生成する。より具体的には、上述したように各シフトレジスタの初段におけるシフトスタート信号を同位相とするために、第1～第2NのシフトクロックCLK1～CLK2Nは、N個の第1のシフトレジスタ及びN個の第2のシフトレジスタにおいて各シフトスタート信号を取り込むための初段取込期間において所与のパルスを有し、初段取込期間経過後のデータ取込期間において互い位相が異なる。

【0146】

例えば第1のシフトクロックCLK1の波形を $f(t)$ で表すと、第 p ($1 \leq p \leq 2N$ 、 p は整数)のシフトクロックCLK p の波形を $f(t + 2\pi p/N)$ と表すことができる。

【0147】

図22に、2N相クロック生成回路394の具体的構成例を示す。ここでは、Nが「2」の場合を示す。すなわち、図22において、基準シフトクロックCLK1-0、CLK2-0から、第1～第4 ($= 2 \times 2$)のシフトクロックCLK1～CLK4が生成される。

【0148】

図23に、図22における2N相クロック生成回路394の動作タイミングの一例を示す。

【0149】

ラッチパルスLPは、水平走査期間を規定する信号である。

【0150】

図22及び図23ではNが「2」であるため、マルチプレクス制御信号MULによりNが「1」のときの3マルチプレクス駆動と、Nが「2」のときの6マルチプレクス駆動との切り替えが可能となっている。3マルチプレクス駆動では第1及び第2のシフトクロックCLK1、CLK2のみが用いられる。6マルチプレクス駆動では第1～第4のシフトクロックCLK1～CLK4が用いられる。2N相クロック生成回路394は、マルチプレクス制御信号MULの論理レベルが「H」のとき6マルチプレクス駆動用に第1～第4のシフトクロックCLK1～CLK4を生成し、マルチプレクス制御信号MULの論理レベルが「L」のとき3マルチプレクス駆動用に第1及び第2のシフトクロックCLK1、CLK2を生成することができる。

【0151】

図23では、選択フェーズ信号XSELECT_PHASE4により、初段取込期間のパルスを出力させ、その後は基準クロックCPHによりシフトされるフェーズ信号PHASE[1:4]に対応したパルスが出力される。

【0152】

このようにして生成された第1～第2NのシフトクロックCLK1～CLK2Nのうち、基準クロックCPHを基準にずれた位相が0以上 π 未満のN個のシフトクロックは、第1～第Nのグループに属する第1のクロックライン320-1～320-Nに供給される。また、第1～第2NのシフトクロックCLK1～CLK2Nのうち、基準クロックCPHを基準にずれた位相が π 以上 2π 未満のN個のシフトクロックは、第1～第Nのグループに属する第2のクロックライン330-1～330-Nに供給される。

【0153】

図22及び図23では、第1及び第2のシフトクロックCLK1、CLK2が、第1及び第2のグループに属する第1のクロックライン320-1、320-2に供給され、第3及び第4のシフトクロックCLK3、CLK4が、第1及び

第2のグループに属する第2のクロックライン330-1、330-2に供給される。

【0154】

このようにデータラッチ300のN個の第1のデータラッチ340-1～340-N及びN個の第2のデータラッチ350-1～350-Nは、互いに個別に生成可能なシフト出力に基づき、互いに共通に接続された階調バス310上の階調データを取り込むことができるようになっている。こうすることで、データラッチ300には、階調バス上の階調データの並び順序を変更して、各データ出力部に対応するラッチデータを取り込むことができる。

【0155】

したがって、N個の第1のデータラッチ340-1～340-Nのフリップフロップに保持されたデータ(LAT1-1～LAT160-N)に基づいてLCDパネル110(電気光学装置)の第1の辺側からデータ信号供給線を駆動し、N個の第2のデータラッチ350-1～350-Nのフリップフロップに保持されたデータ(LAT161-1～LAT320-N)に基づいてLCDパネル110の第2の辺側からデータ信号供給線を駆動することで、データスクランブルICを用いることなく、くし歯配線されたLCDパネル110を駆動することができるようになる。

【0156】

また、各データラッチにおいて個別に設定可能なタイミングで階調バス310上の階調データを取り込むことができるので、階調データの多重度に応じて階調データの取り込み順序を変更することができ、くし歯配線されたLCDパネルに対して3×Nマルチプレクス駆動を行っても正しい画像を表示させることができる。

【0157】

次に、以上説明した構成の表示ドライバ200のデータラッチ300の動作について説明する。

【0158】

以下では、表示ドライバ200において、Nが「2」である場合を例に説明す

る。

【0 1 5 9】

図 2 4 に、N が「2」の場合の表示ドライバのデータラッチの構成の概要を示す。ここでは、図 1 4 と同一部分には同一符号を付し、説明を省略する。図 2 4 におけるデータラッチ 3 0 0 を含む表示ドライバ 2 0 0 は、上述のマルチプレクス制御信号の論理レベルを切り替えることでデータの取込順序を変更して、3 マルチプレクス駆動及び 6 マルチプレクス駆動を行うことができる。

【0 1 6 0】

図 2 5 に、表示ドライバ 2 0 0 のデータラッチ 3 0 0 の動作タイミングチャートの一例を示す。ここでは、表示ドライバ 2 0 0 が、図 5 に示す電気光学装置 1 0 0 に対して 3 マルチプレクス駆動を行う場合のタイミングを示す。また、シフトスタート信号 S T 1 - 1、S T 1 - 2、S T 2 - 1、S T 2 - 2 は、シフトスタート信号 S T として同位相の信号として示している。

【0 1 6 1】

階調バス 3 1 0 には、L C D パネル 1 1 0 のデータ線が並ぶ順序に対応して階調データが供給されている。階調データは、R G B の各色成分の階調データを含む。ここでは、データ線 R 1 - 1、G 1 - 1、B 1 - 1 に切替接続されるデータ信号供給線 D L 1 に対応して階調データ D 1（図 2 5 では単に「1」）、同様にデータ線 R 2 - 1、G 2 - 1、B 2 - 1 に切替接続されるデータ信号供給線 D L 2 に対応して階調データを D 2（図 2 5 では単に「2」）、・・・として示している。

【0 1 6 2】

第 1 のグループに属する第 1 のシフトレジスタ 3 6 0 - 1 では、第 1 のシフトクロック C L K 1 の立ち上がりエッジに同期して、シフトスタート信号 S T をシフトする。その結果、第 1 のグループに属する第 1 のシフトレジスタ 3 6 0 - 1 は、シフト出力 S F O 1 - 1 ~ S F O 1 6 0 - 1 の順に各シフト出力を出力する。

【0 1 6 3】

また第 1 のグループに属する第 1 のシフトレジスタ 3 6 0 - 1 のシフト動作中

に、第1のグループに属する第2のシフトレジスタ370-1では、第2のシフトクロックCLK2の立ち上がり同期して、シフトスタート信号STをシフトする。その結果、第1のグループに属する第2のシフトレジスタ370-1は、シフト出力SFO320-1～SFO161-1の順に各シフト出力を出力する。

【0164】

第1のグループに属する第1のデータラッチ340-1では、第1のグループに属する第1のシフトレジスタ360-1からの各シフト出力の立ち下がりエッジEGで、階調バス310上の階調データを取り込む。その結果、第1のグループに属する第1のデータラッチ340-1は、シフト出力SFO1-1の立ち下がりEG1で階調データD1、シフト出力SFO2-1の立ち下がりEG3で階調データD3、シフト出力SFO3-1の立ち下がりEG5で階調データD5、・・・を取り込む。

【0165】

一方、第1のグループに属する第2のデータラッチ350-1では、第1のグループに属する第2のシフトレジスタ370-1からの各シフト出力の立ち下がりエッジEGで、階調バス310上の階調データを取り込む。その結果、第1のグループに属する第2のデータラッチ350-1は、シフト出力SFO320-1の立ち下がりEG2で階調データD2、シフト出力SFO319-1の立ち下がりEG4で階調データD4、シフト出力SFO318-1の立ち下がりEG6で階調データD6、・・・を取り込む。

【0166】

したがって、図5に示す電気光学装置100に対して3マルチプレクス駆動を行った場合でも、階調データの並び順序を変更して取り込むことができ、正しい画像を表示させることができる。

【0167】

図26に、表示ドライバ200のデータラッチ300の動作タイミングチャートの他の例を示す。ここでは、表示ドライバ200が、図8に示す電気光学装置100に対して6マルチプレクス駆動を行う場合のタイミングを示す。

【0168】

階調バス 310 には、LCD パネル 110 のデータ線が並ぶ順序に対応して階調データが供給されている。ここでは、データ線 R1-1、G1-1、B1-1、R2-1、G2-1、B2-1 に切替接続されるデータ信号供給線 DL1 に対応して階調データ D1 (図 26 では単に「1」)、同様にデータ線 R1-2、G1-2、B1-2、R2-2、G2-2、B2-2 に切替接続されるデータ信号供給線 DL2 に対応して階調データを D2 (図 26 では単に「2」)、・・・として示している。

【0169】

第 1 のグループに属する第 1 のシフトレジスタ 360-1 では、第 1 のシフトクロック CLK1 の立ち上がりエッジに同期して、シフトスタート信号 ST をシフトする。その結果、第 1 のグループに属する第 1 のシフトレジスタ 360-1 は、シフト出力 SFO1-1 ~ SFO160-1 の順に各シフト出力を出力する。

【0170】

第 2 のグループに属する第 1 のシフトレジスタ 360-2 では、第 2 のシフトクロック CLK2 の立ち上がりエッジに同期して、シフトスタート信号 ST をシフトする。その結果、第 2 のグループに属する第 1 のシフトレジスタ 360-2 は、シフト出力 SFO1-2 ~ SFO160-2 の順に各シフト出力を出力する。

【0171】

また第 1 及び第 2 のグループに属する第 1 のシフトレジスタ 360-1、360-2 のシフト動作中に、第 1 のグループに属する第 2 のシフトレジスタ 370-1 では、第 3 のシフトクロック CLK3 の立ち上がりエッジに同期して、シフトスタート信号 ST をシフトする。その結果、第 1 のグループに属する第 2 のシフトレジスタ 370-1 は、シフト出力 SFO320-1 ~ SFO161-1 の順に各シフト出力を出力する。

【0172】

同様に、第 2 のグループに属する第 2 のシフトレジスタ 370-2 では、第 4

のシフトクロック CLK 4 の立ち上がりに同期して、シフトスタート信号 ST をシフトする。その結果、第 2 のグループに属する第 2 のシフトレジスタ 370-2 は、シフト出力 SFO 320-2 ~ SFO 161-2 の順に各シフト出力を出力する。

【0173】

第 1 のグループに属する第 1 のデータラッチ 340-1 では、第 1 のグループに属する第 1 のシフトレジスタ 360-1 からの各シフト出力の立ち下がりエッジ EG で、階調バス 310 上の階調データを取り込む。その結果、第 1 のグループに属する第 1 のデータラッチ 340-1 は、シフト出力 SFO 1-1 の立ち下がり EG 1 で階調データ D 1、シフト出力 SFO 2-1 の立ち下がり EG 5 で階調データ D 5、シフト出力 SFO 3-1 の立ち下がり EG 9 で階調データ D 9、
... を取り込む。

【0174】

第 2 のグループに属する第 1 のデータラッチ 340-2 では、第 2 のグループに属する第 1 のシフトレジスタ 360-2 からの各シフト出力の立ち下がりエッジ EG で、階調バス 310 上の階調データを取り込む。その結果、第 2 のグループに属する第 1 のデータラッチ 340-2 は、シフト出力 SFO 1-2 の立ち下がり EG 2 で階調データ D 2、シフト出力 SFO 2-2 の立ち下がり EG 6 で階調データ D 6、シフト出力 SFO 3-2 の立ち下がり EG 10 で階調データ D 10、
... を取り込む。

【0175】

一方、第 1 のグループに属する第 2 のデータラッチ 350-1 では、第 1 のグループに属する第 2 のシフトレジスタ 370-1 からの各シフト出力の立ち下がりエッジ EG で、階調バス 310 上の階調データを取り込む。その結果、第 1 のグループに属する第 2 のデータラッチ 350-1 は、シフト出力 SFO 320-1 の立ち下がり EG 3 で階調データ D 3、シフト出力 SFO 319-1 の立ち下がり EG 7 で階調データ D 7、
... を取り込む。

【0176】

第 2 のグループに属する第 2 のデータラッチ 350-2 では、第 2 のグループ

に属する第2のシフトレジスタ370-2からの各シフト出力の立ち下がりエッジEGで、階調バス310上の階調データを取り込む。その結果、第2のグループに属する第2のデータラッチ350-2は、シフト出力SFO320-2の立ち下がりEG4で階調データD4、シフト出力SFO319-2の立ち下がりEG8で階調データD8、・・・を取り込む。

【0177】

各グループで取り込まれた2画素分の階調データは、上述したようにマルチプレクサ380により多重化されてデータ線に出力される。そして、LCDパネル110では、各データ信号供給線DLに供給されたデータ信号を、デマルチプレクサにより分離して、対応するデータ線に出力する。

【0178】

したがって、図8に示す電気光学装置100に対して6マルチプレクス駆動を行った場合でも、階調データの並び順序を変更して取り込むことができ、正しい画像を表示させることができる。

【0179】

なお、本発明は上述した実施の形態に限定されるものではなく、本発明の要旨の範囲内で種々の変形実施が可能である。上述の実施形態では、表示パネルの各画素がTFTを有するアクティブマトリクス方式の液晶パネルを例に説明したが、これに限定されるものではない。パッシブマトリクス方式の液晶パネルにも適用することができる。また液晶パネルに限らず、例えばプラズマディスプレイ装置にも適用可能である。

【0180】

また、本発明のうち従属請求項に係る発明においては、従属先の請求項の構成要件の一部を省略する構成とすることもできる。また、本発明の1の独立請求項に係る発明の要部を、他の独立請求項に従属させることもできる。

【図面の簡単な説明】

【図1】 本実施形態における電気光学装置の構成の概要のブロック図。

【図2】 画素の構成を示す模式図。

【図3】 くし歯配線されないLCDパネルを含む電気光学装置の構成の概

要の模式図。

【図 4】 3×Nマルチプレクス駆動用のくし歯配線されたLCDパネルを含む電気光学装置の構成の概要を示す構成図。

【図 5】 3マルチプレクス駆動用のくし歯配線されたLCDパネルを含む電気光学装置の構成の概要を示す構成図。

【図 6】 図 5 におけるLCDパネルに形成される画素の構成の模式図。

【図 7】 図 7 (A) は、3マルチプレクス駆動用のLCDパネルのデマルチプレクサの構成の概要を示すブロック図。図 7 (B) は、図 7 (A) に示すデマルチプレクサの動作例を示すタイミング図。

【図 8】 6マルチプレクス駆動用のくし歯配線されたLCDパネルを含む電気光学装置の構成の概要を示す構成図。

【図 9】 図 9 (A) は、6マルチプレクス駆動用のLCDパネルのデマルチプレクサの構成の概要を示すブロック図。図 9 (B) は、図 9 (A) に示すデマルチプレクサの動作例を示すタイミング図。

【図 10】 表示ドライバの各データ出力部から出力すべきデータ信号の並びを説明する図。

【図 11】 くし歯配線されたLCDパネルを駆動するためにデータスクランブルの必要性を説明する図。

【図 12】 本実施形態の表示ドライバの構成の概要を示すブロック図。

【図 13】 本実施形態の表示ドライバの1出力当たりの構成の概要を示すブロック図。

【図 14】 本実施形態の表示ドライバのデータラッチの構成の概要を示すブロック図。

【図 15】 第 j のグループの第 1 のシフトレジスタの構成例の回路図。

【図 16】 第 j のグループの第 2 のシフトレジスタの構成例の回路図。

【図 17】 シフトクロック生成回路の構成の概要を示すブロック図。

【図 18】 基準シフトクロック生成回路による基準シフトクロックの生成タイミングの一例を示すタイミング図。

【図 19】 基準シフトクロック生成回路の構成例を示す回路図。

【図 20】 図 19 の基準シフトクロック生成回路の動作例のタイミング図

。

【図 21】 2N 相クロック生成回路における第 1 ～第 2N のシフトクロックの生成例を示すタイミング図。

【図 22】 2N 相クロック生成回路の構成例を示す回路図。

【図 23】 図 22 の 2N 相クロック生成回路の動作例のタイミング図。

【図 24】 本実施形態において N が「2」の場合の表示ドライバのデータラッチの構成の概要を示すブロック図。

【図 25】 本実施形態における表示ドライバのデータラッチの動作の一例を示すタイミング図。

【図 26】 本実施形態における表示ドライバのデータラッチの動作の他の例を示すタイミング図。

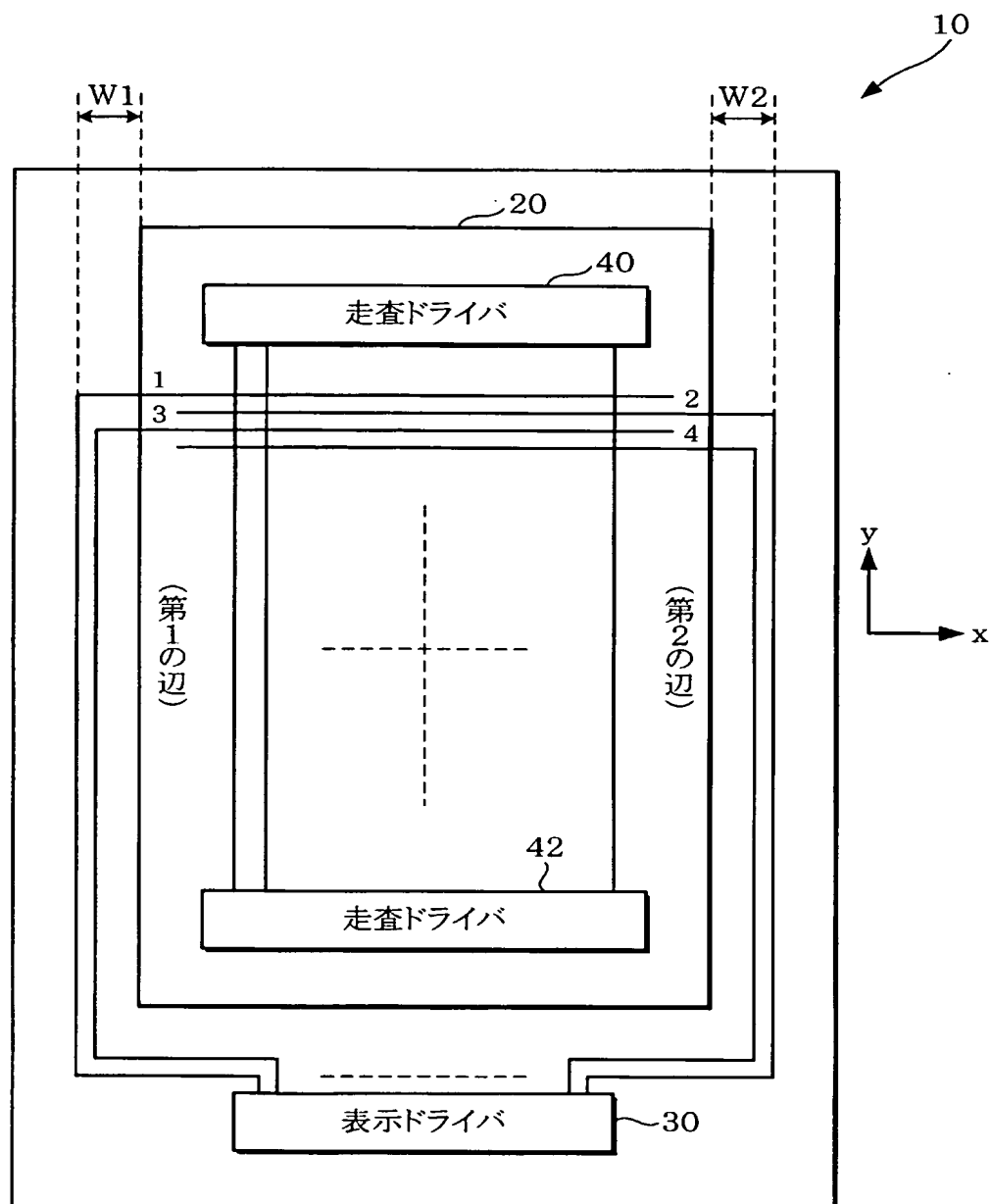
【符号の説明】

10、80、100 電気光学装置（液晶装置）、
20、90 表示パネル（LCD パネル）、30、92、200 表示ドライバ、
40、42、112、114 走査ドライバ、
300、300-1 データラッチ、310 階調バス、
320-1～320-N 第 1～第 N のグループの第 1 のクロックライン、
330-1～330-N 第 1～第 N のグループの第 2 のクロックライン、
340-1～340-N 第 1～第 N のグループの第 1 のデータラッチ、
350-1～350-N 第 1～第 N のグループの第 2 のデータラッチ、
360-1～360-N 第 1～第 N のグループの第 1 のシフトレジスタ、
370-1～370-N 第 1～第 N のグループの第 2 のシフトレジスタ、
372 ラインラッチ、380 マルチプレクサ、
390 シフトクロック生成回路、392 基準シフトクロック生成回路、
394 2N 相クロック生成回路、500、500-1 DAC、
600、600-1 データ信号供給線駆動回路、CPH 基準クロック、
DL、DL1～DLN データ線、データ信号供給線、

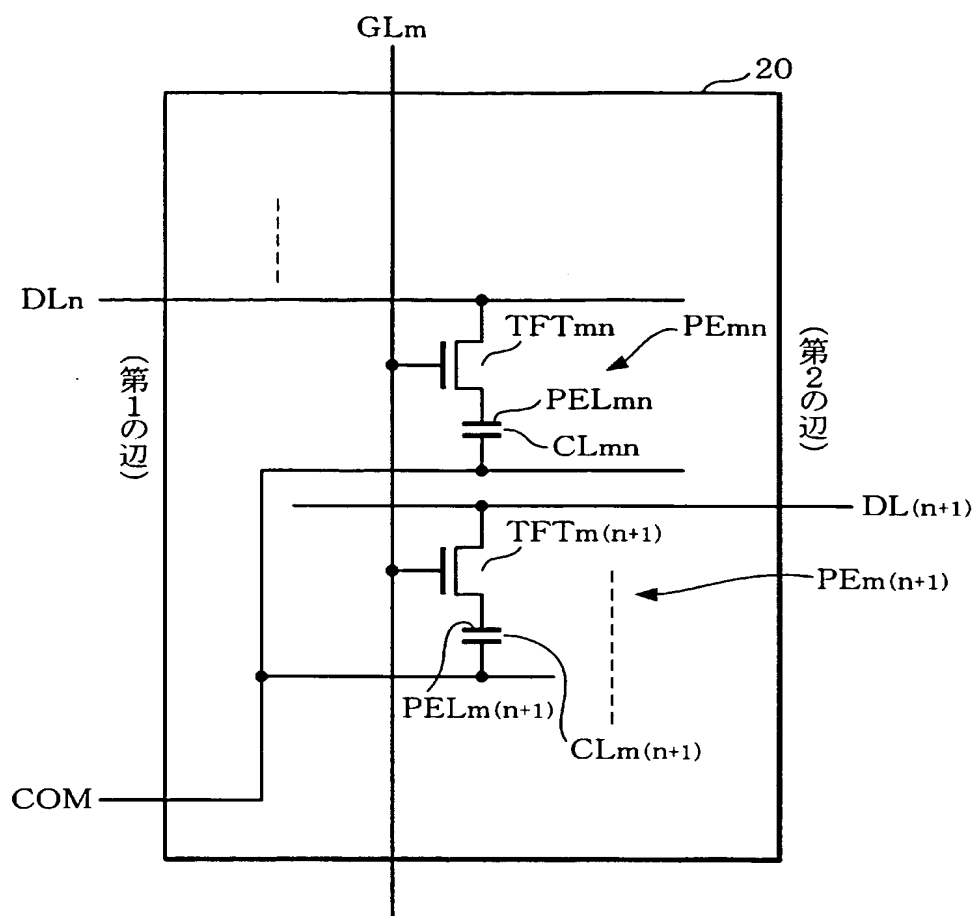
DMUX 1 ~ DMUX Y デマルチプレクサ、GL 1 ~ GL M 走査線、
LAT 1 ~ LAT 3 2 0、LAT 1 - 1 ~ LAT 3 2 0 - 1、LAT 1 - N ~ L
AT 3 2 0 - N ラッチデータ、MD 1 ~ MD 3 2 0 多重化データ、
SFO、SFO 1 - 1 ~ SFO 3 2 0 - 1、SFO 1 - N ~ SFO 3 2 0 - N
シフト出力

【書類名】 図面

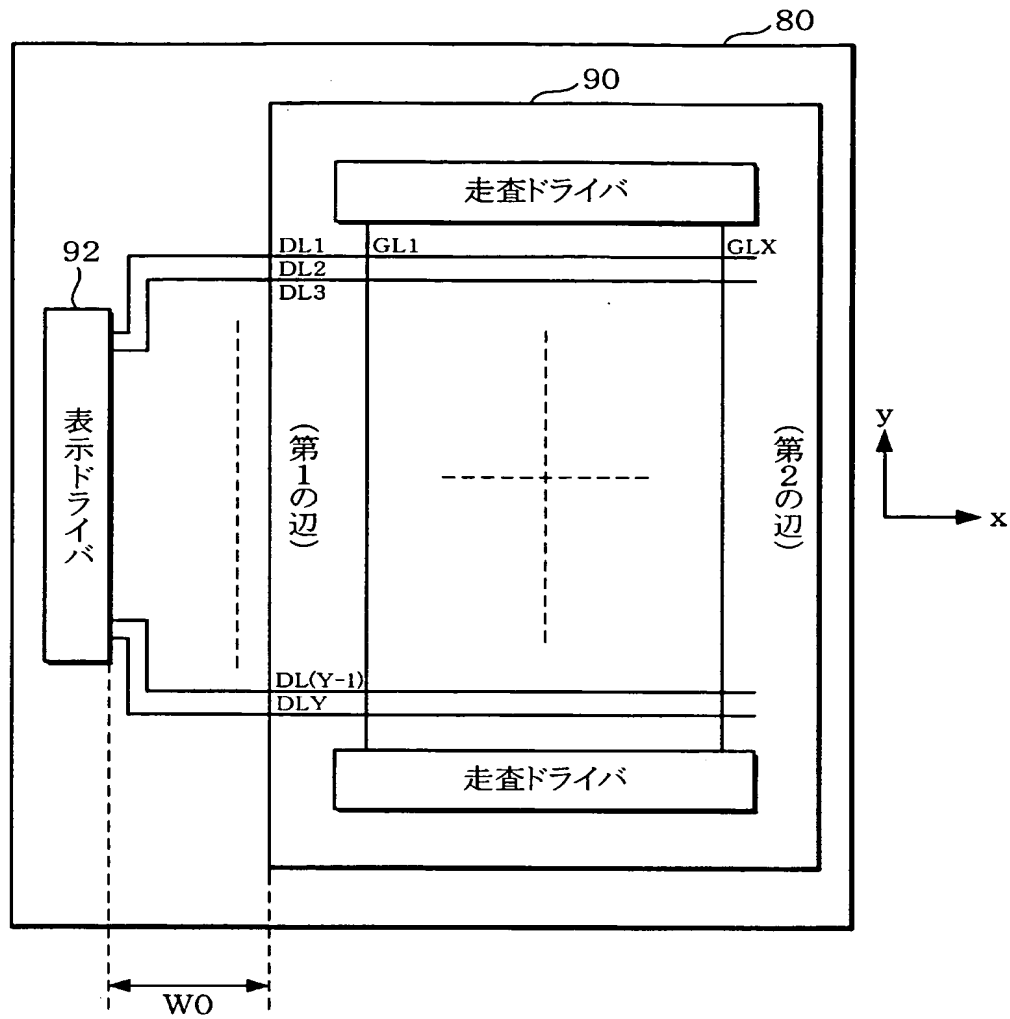
【図 1】



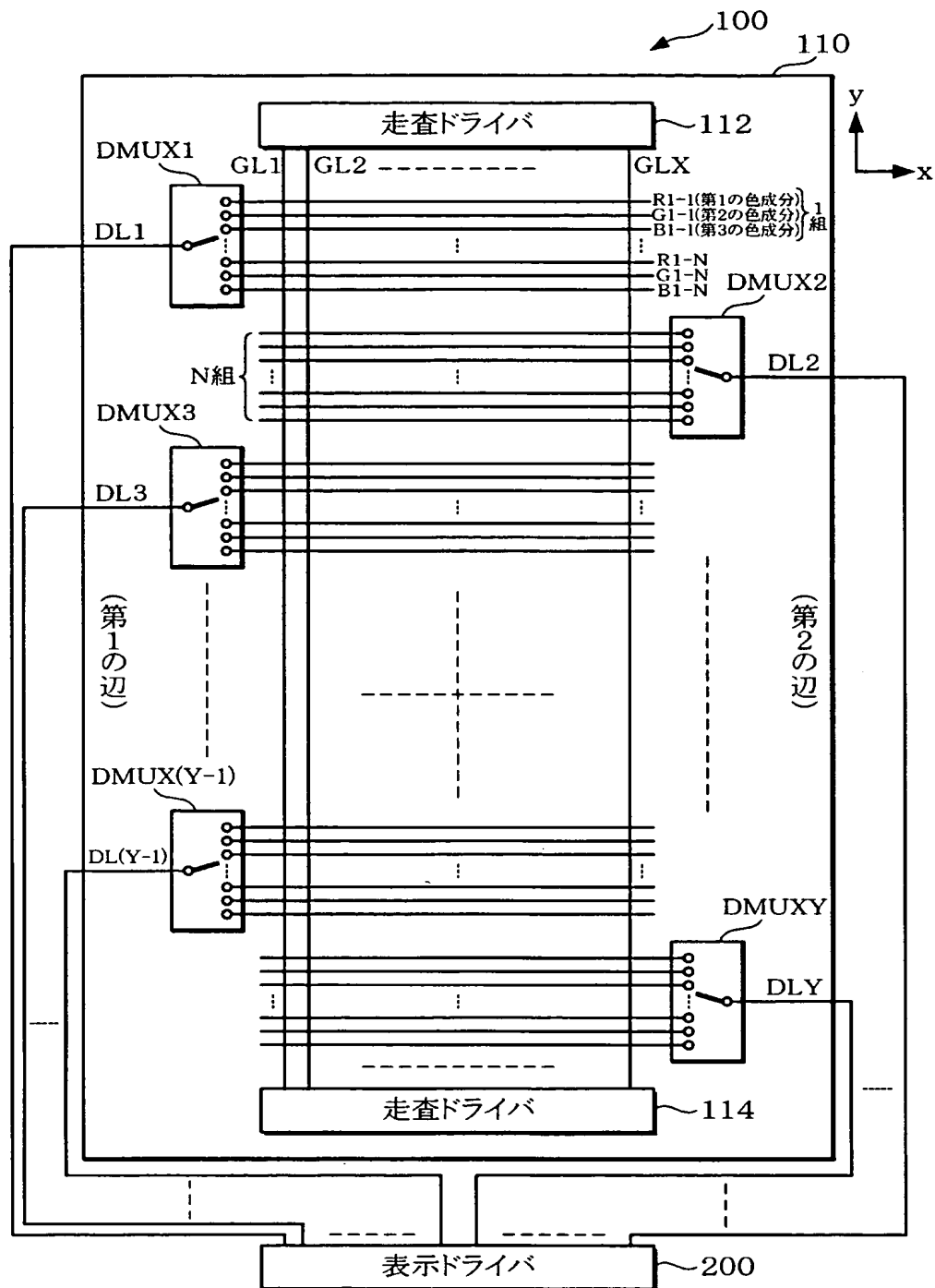
【図 2】



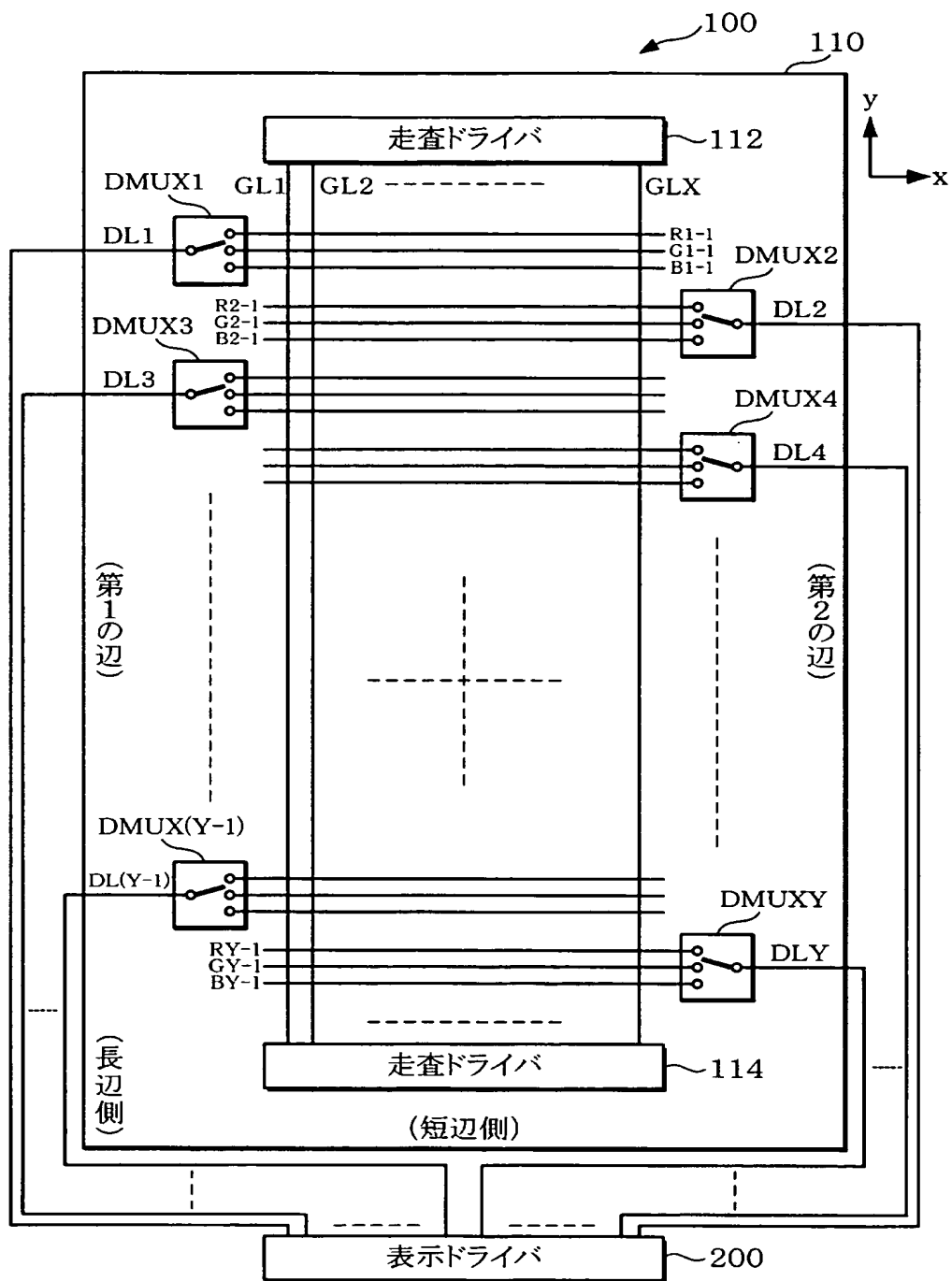
【図 3】



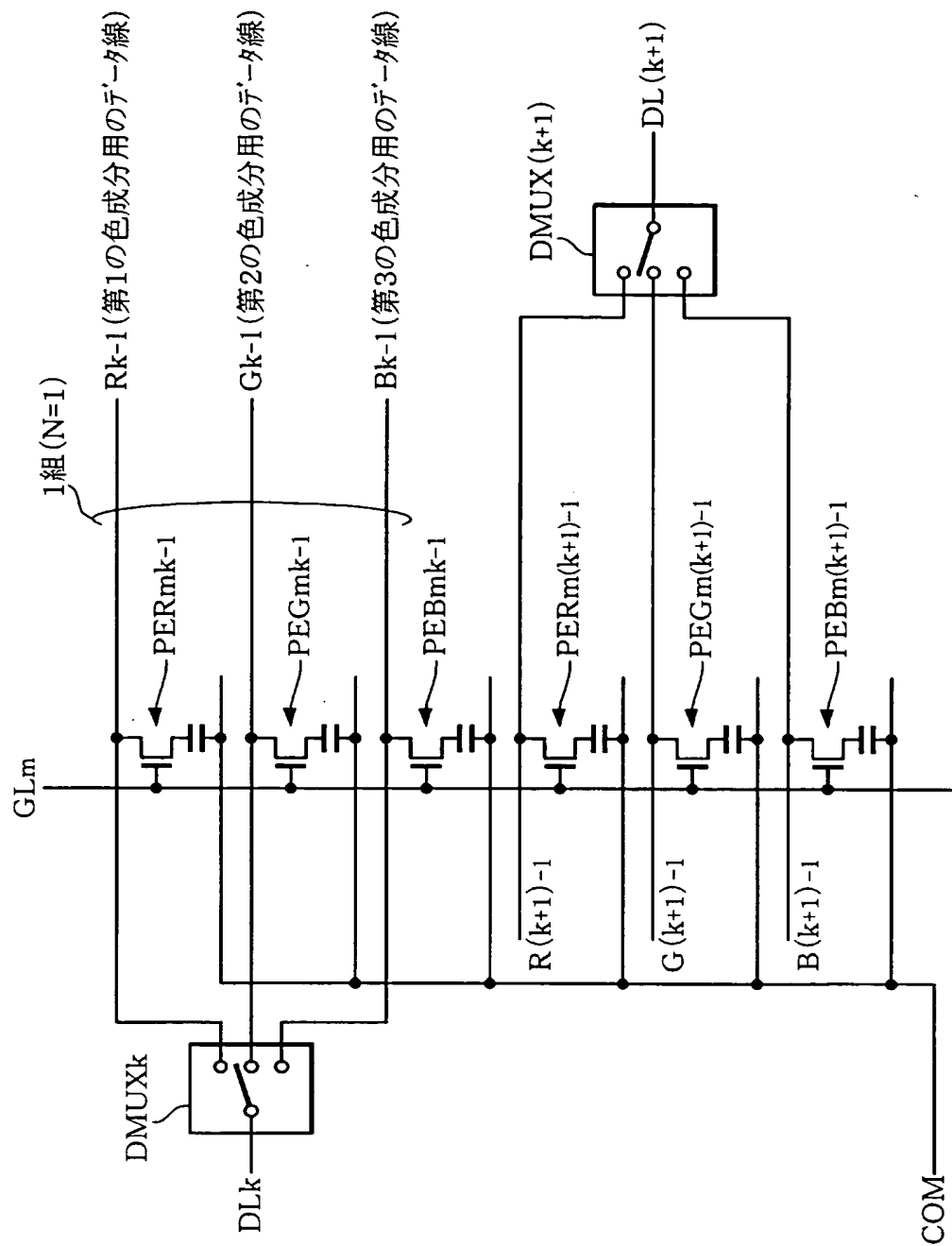
【図 4】



【図 5】

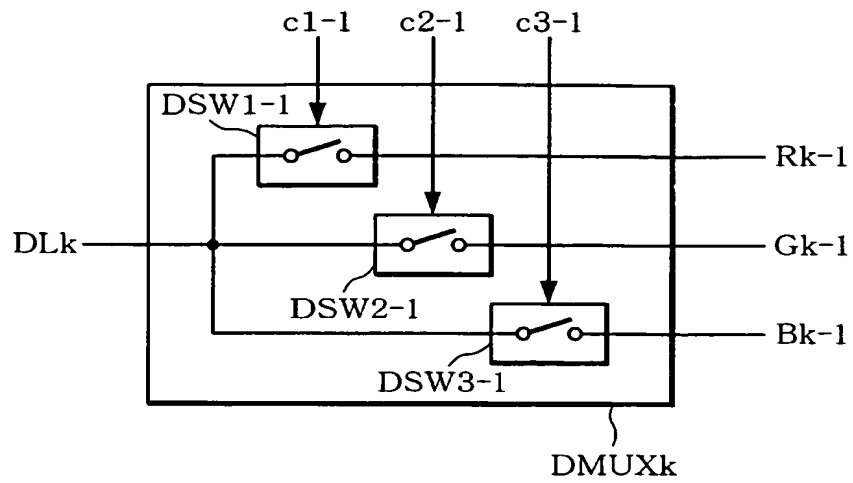


【図 6】

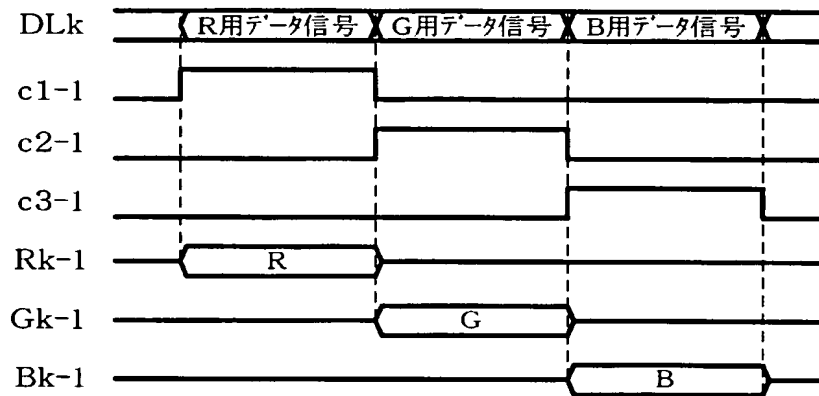


【図 7】

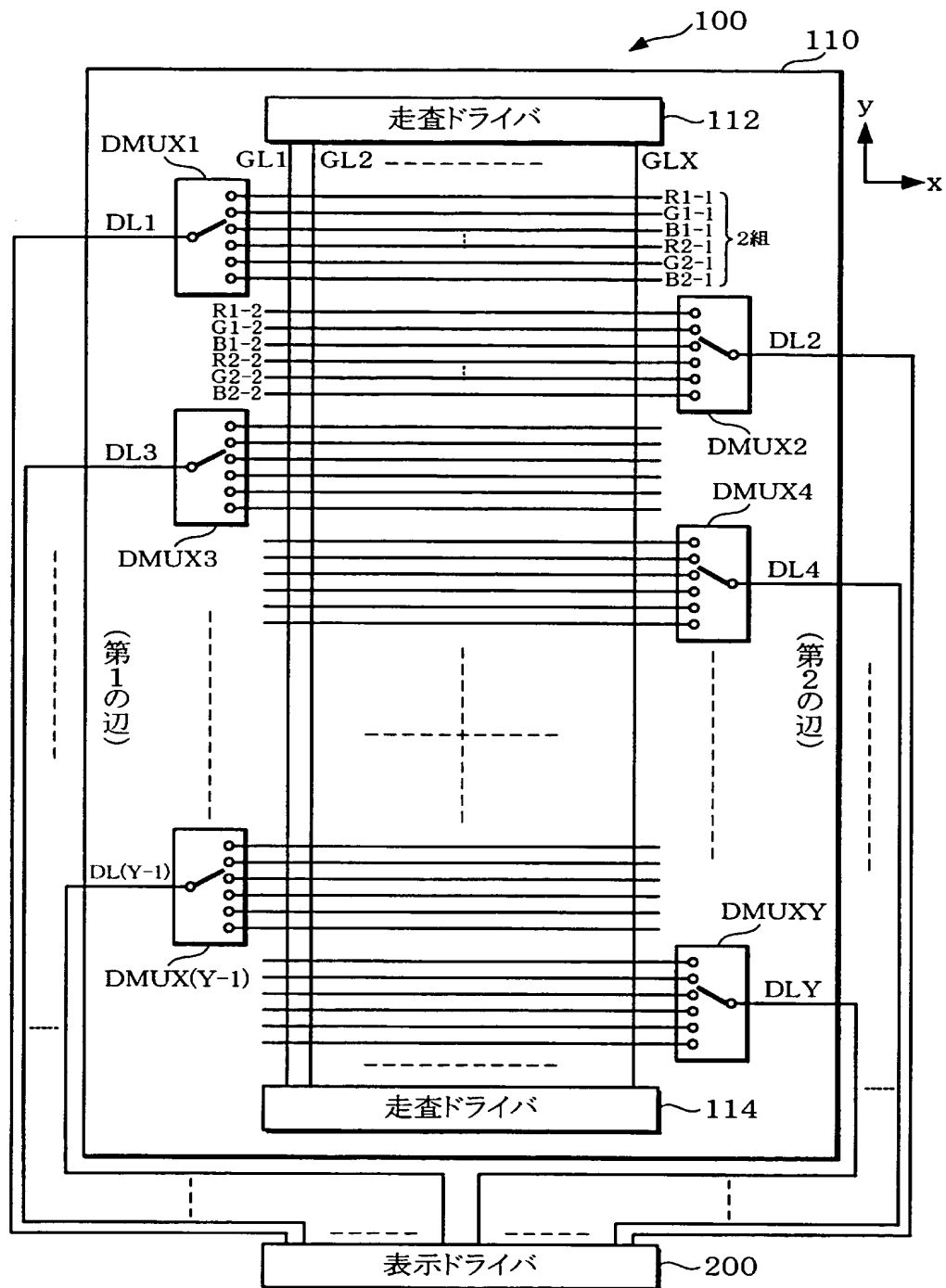
(A)



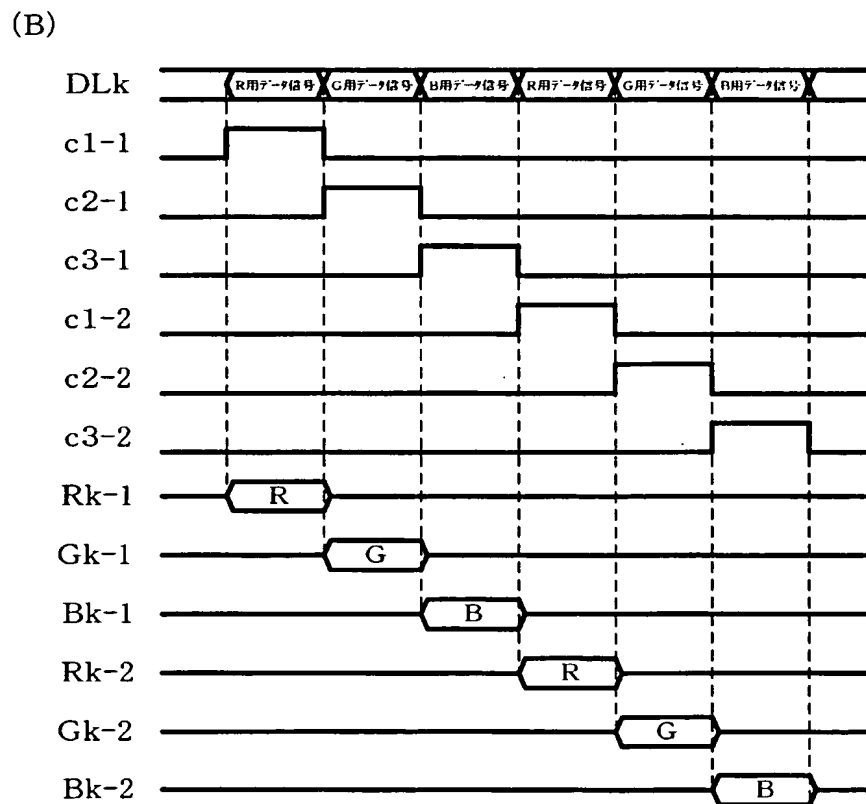
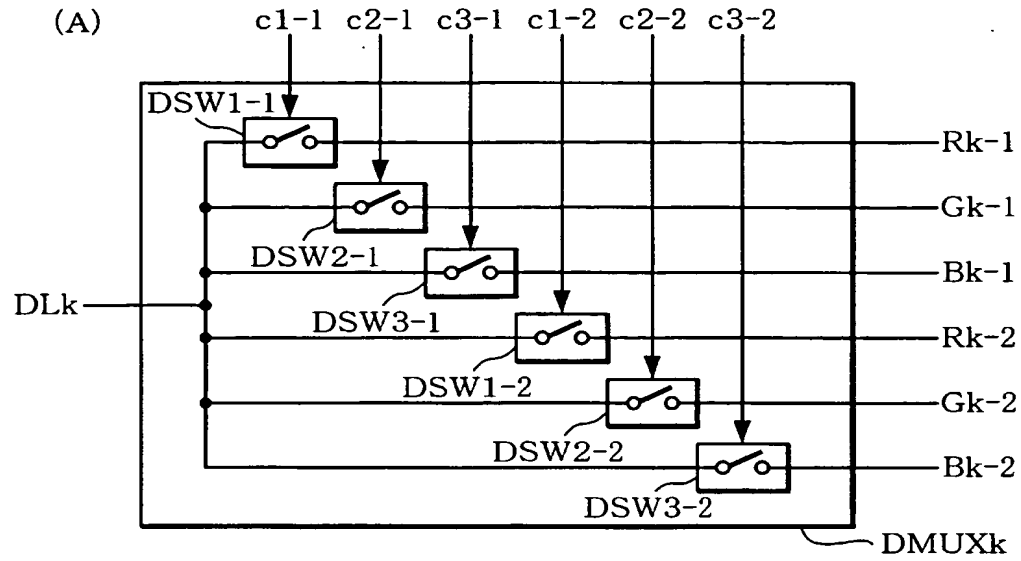
(B)



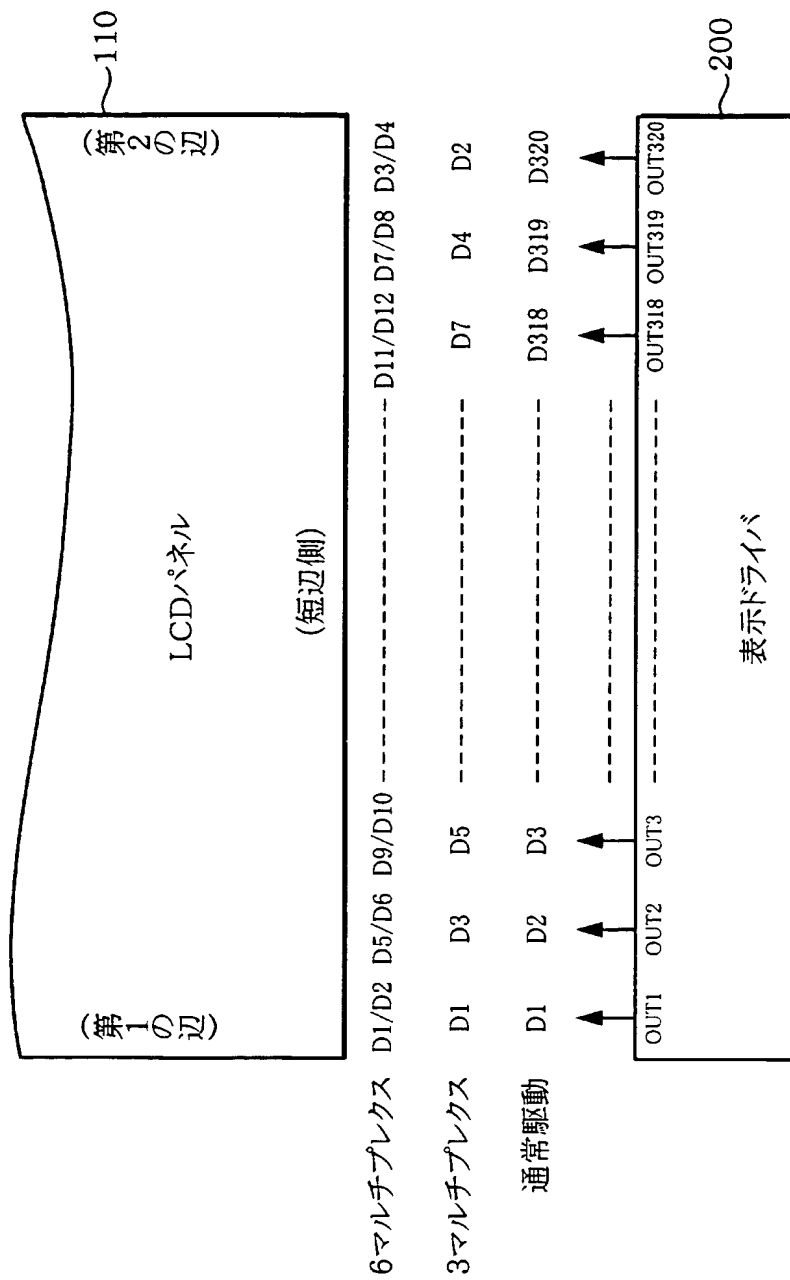
【図 8】



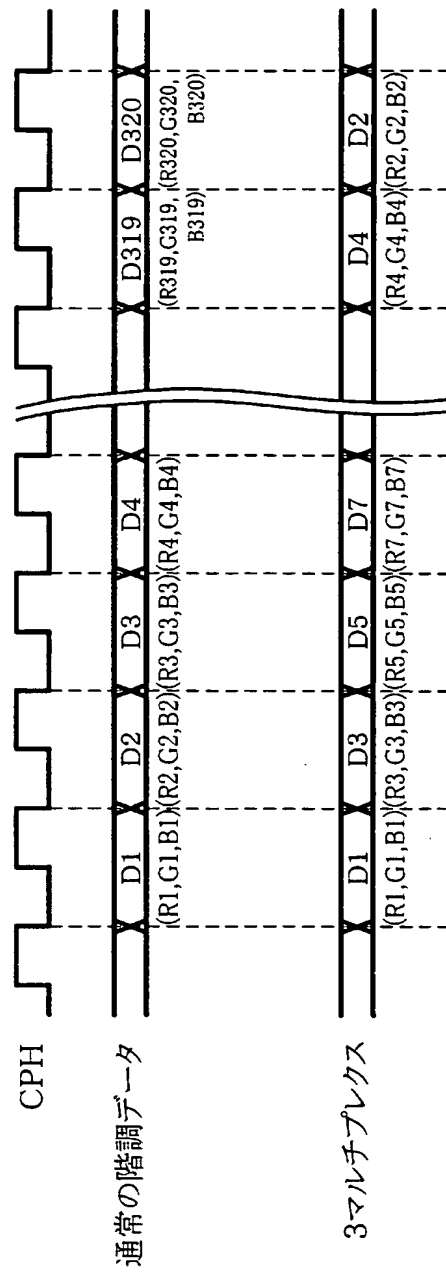
【図 9】



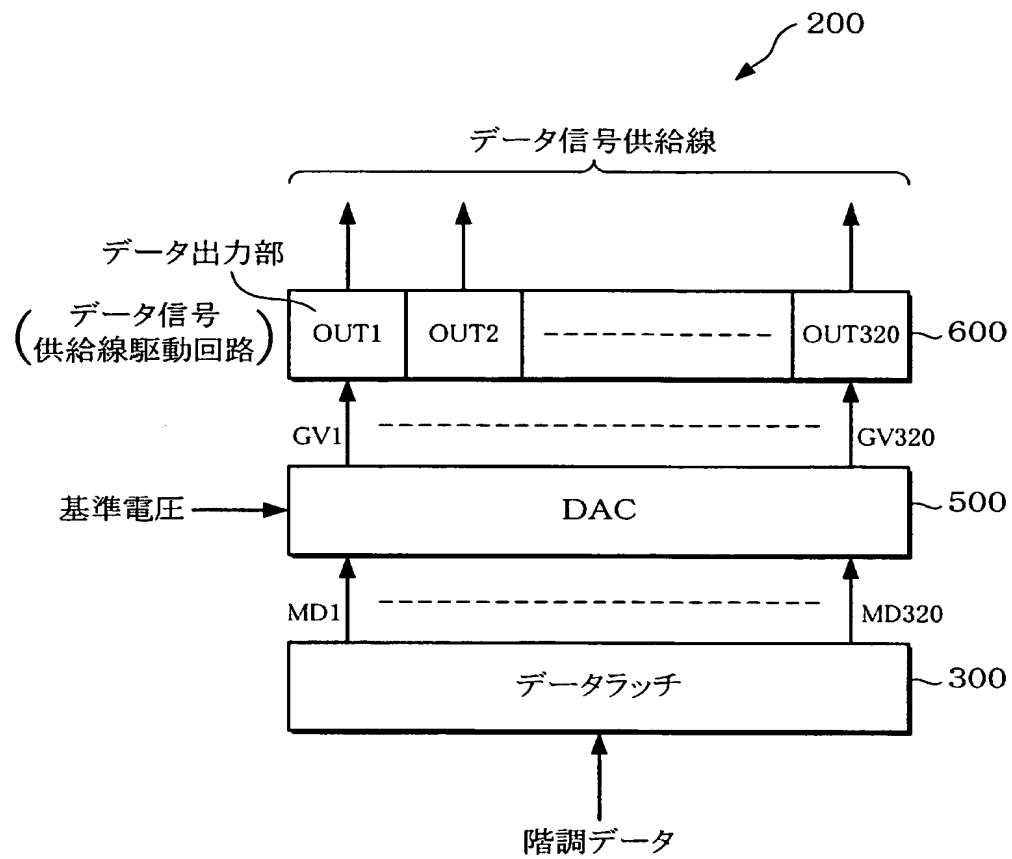
【図 10】



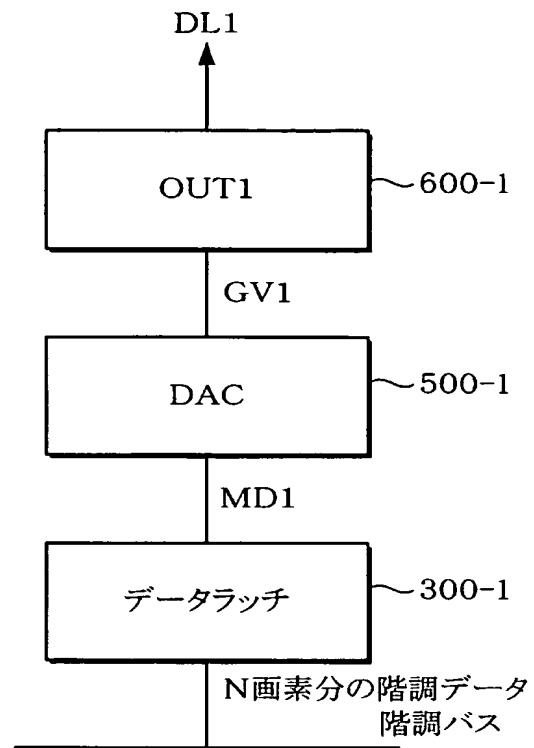
【図 1 1】



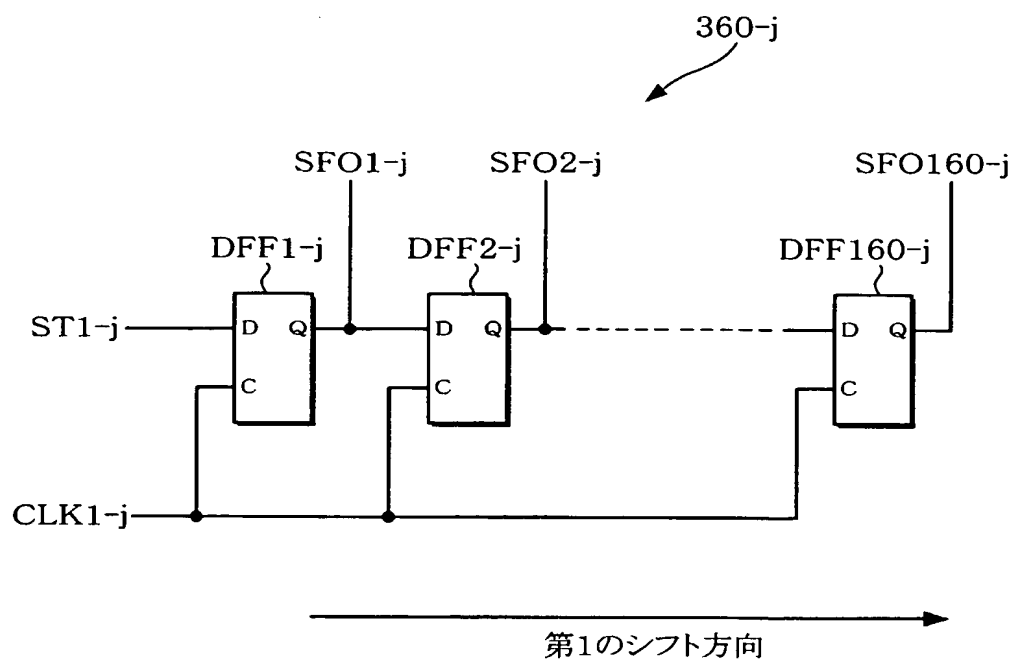
【図 12】



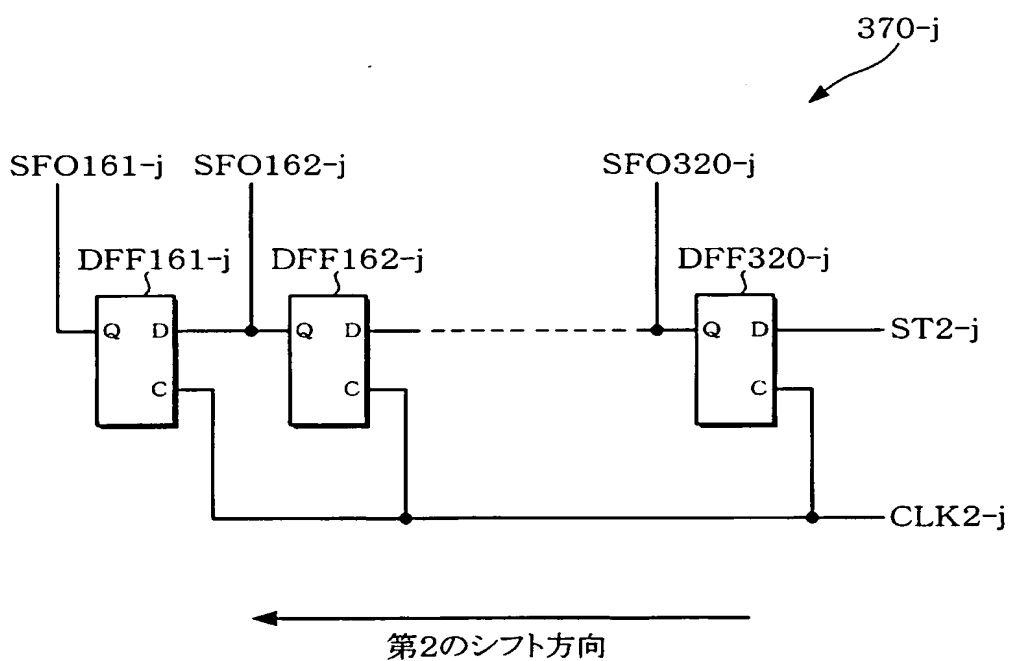
【図 13】



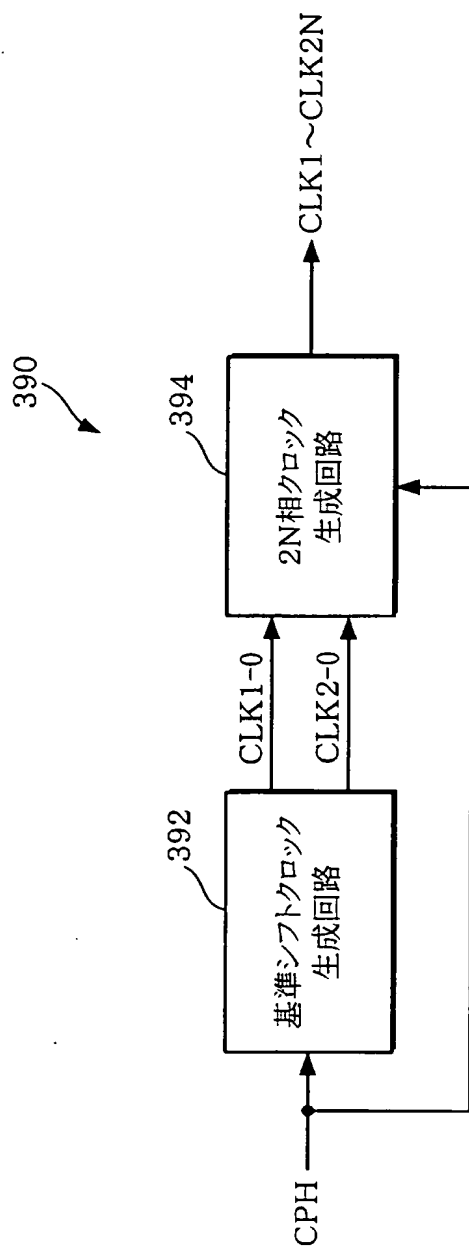
【図 15】



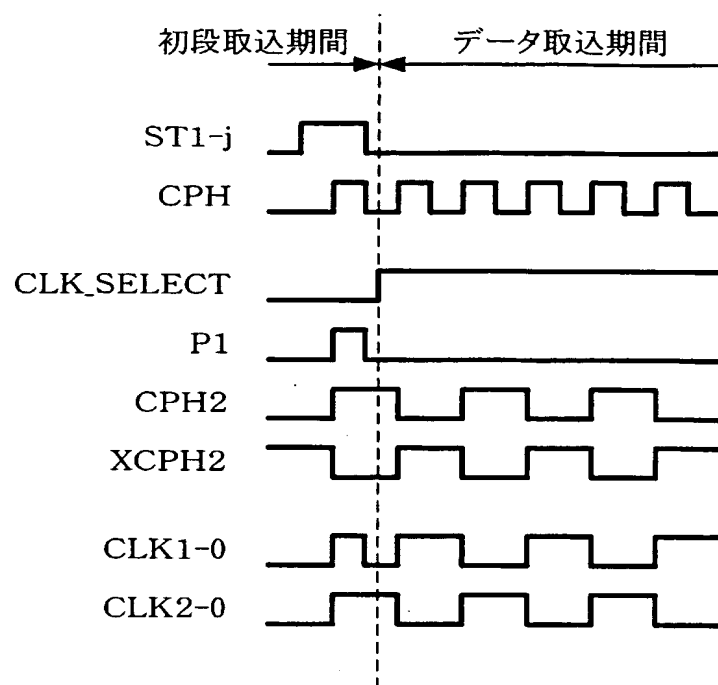
【図 16】



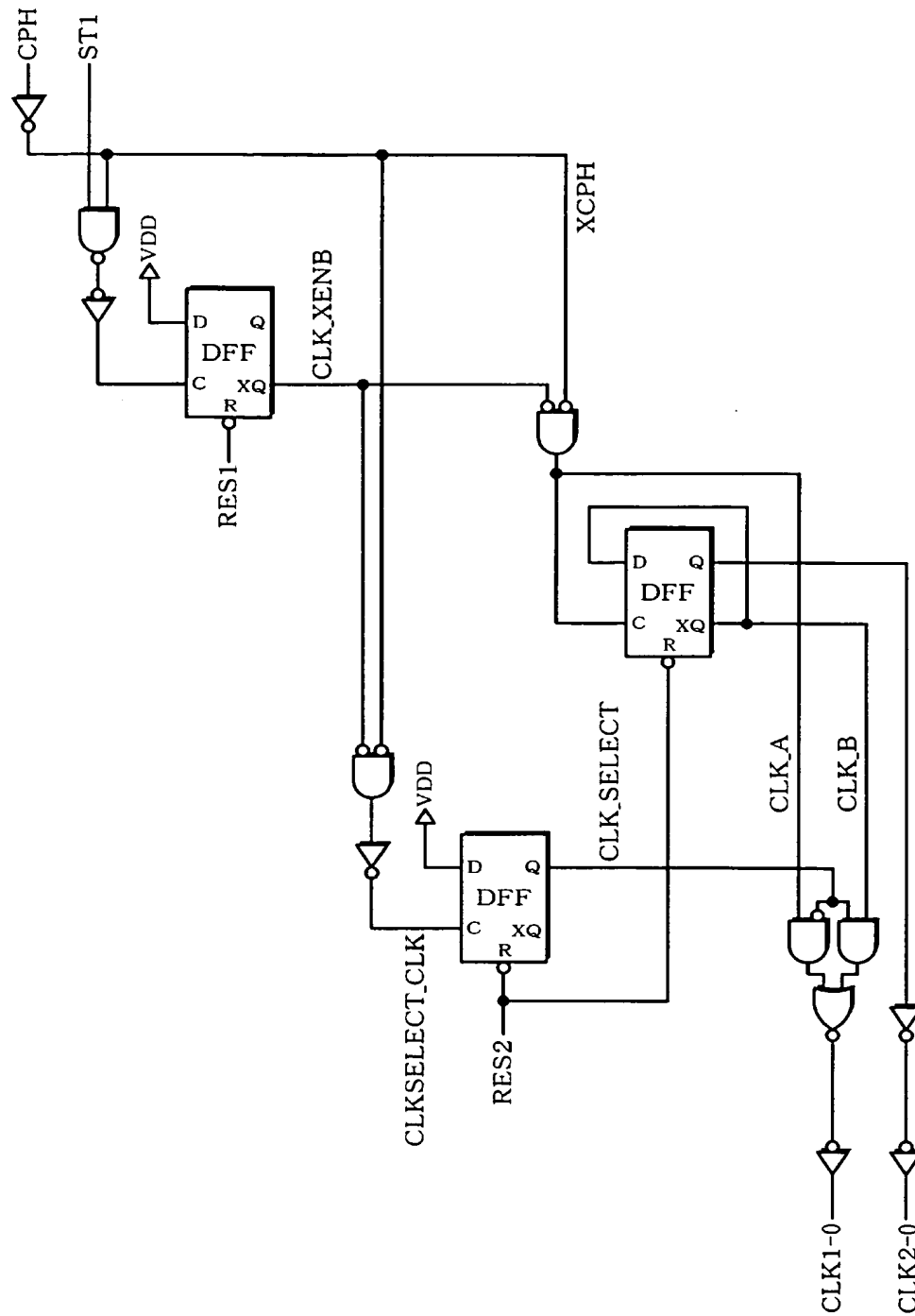
【図 17】



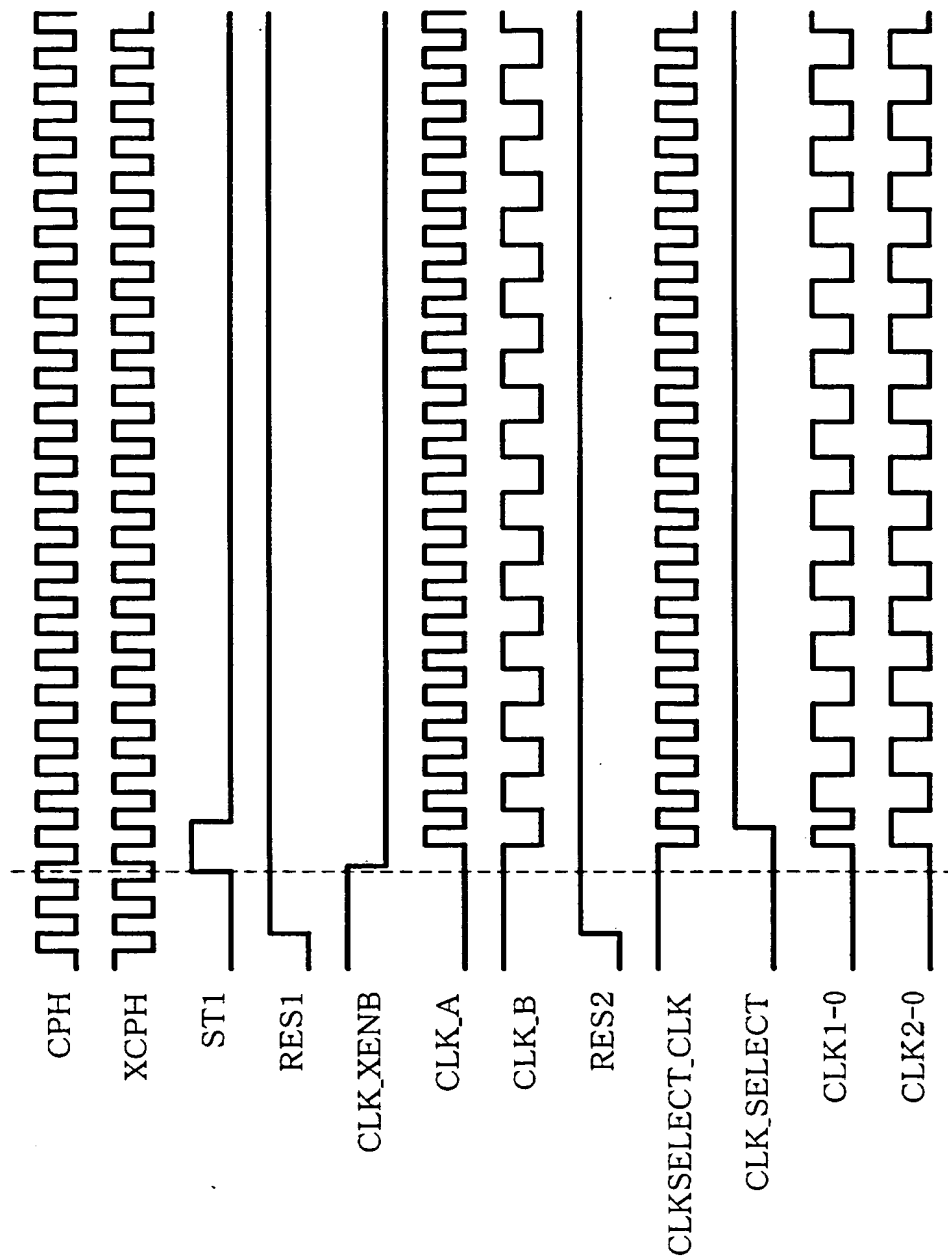
【図 18】



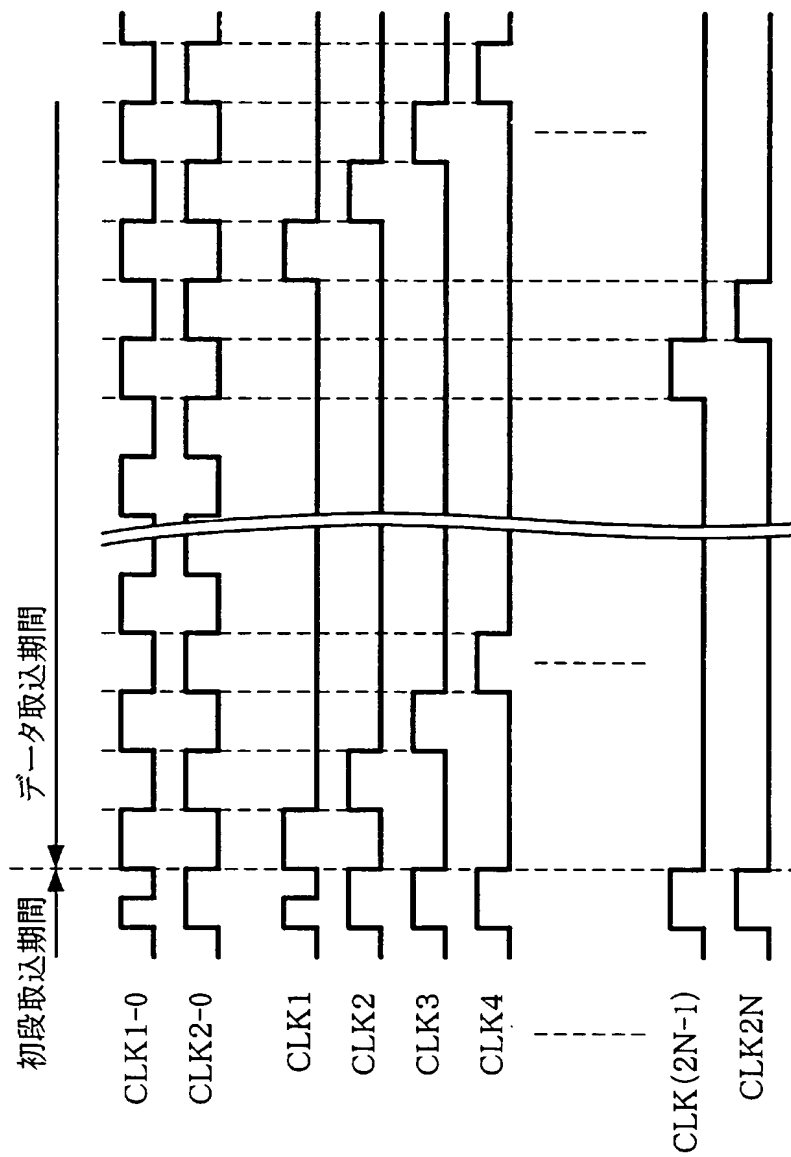
【図 19】



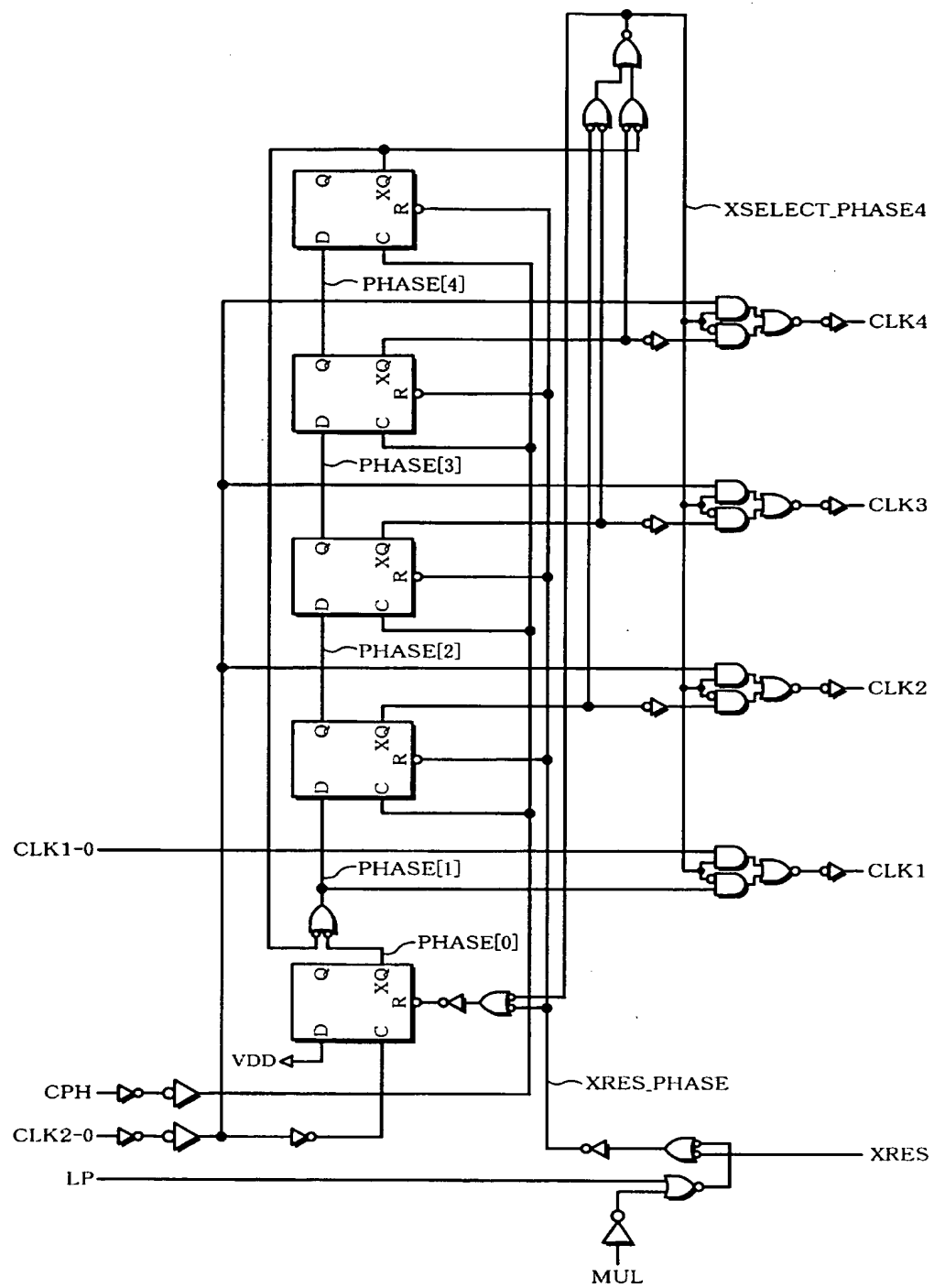
【図 20】



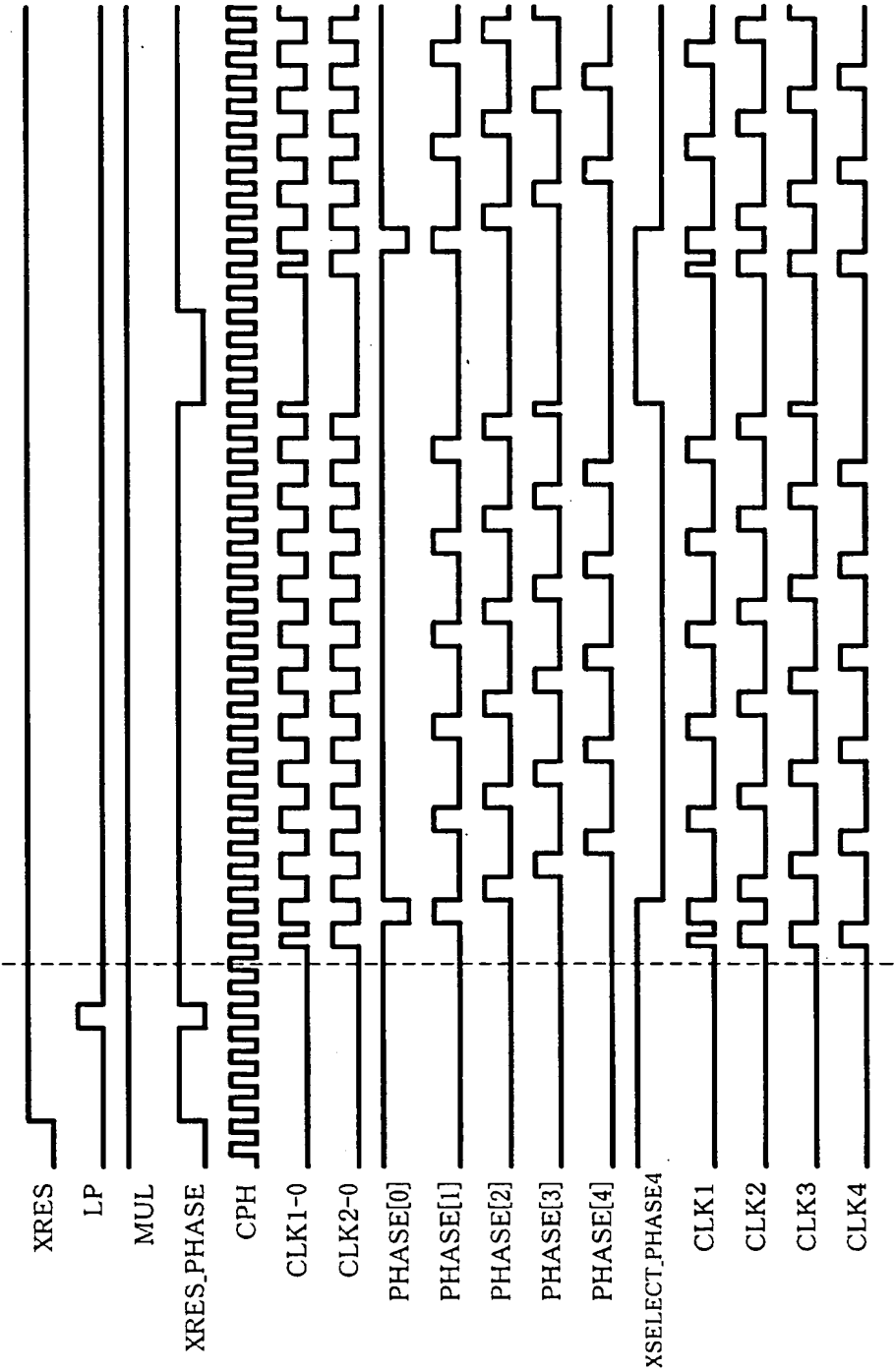
【図 21】



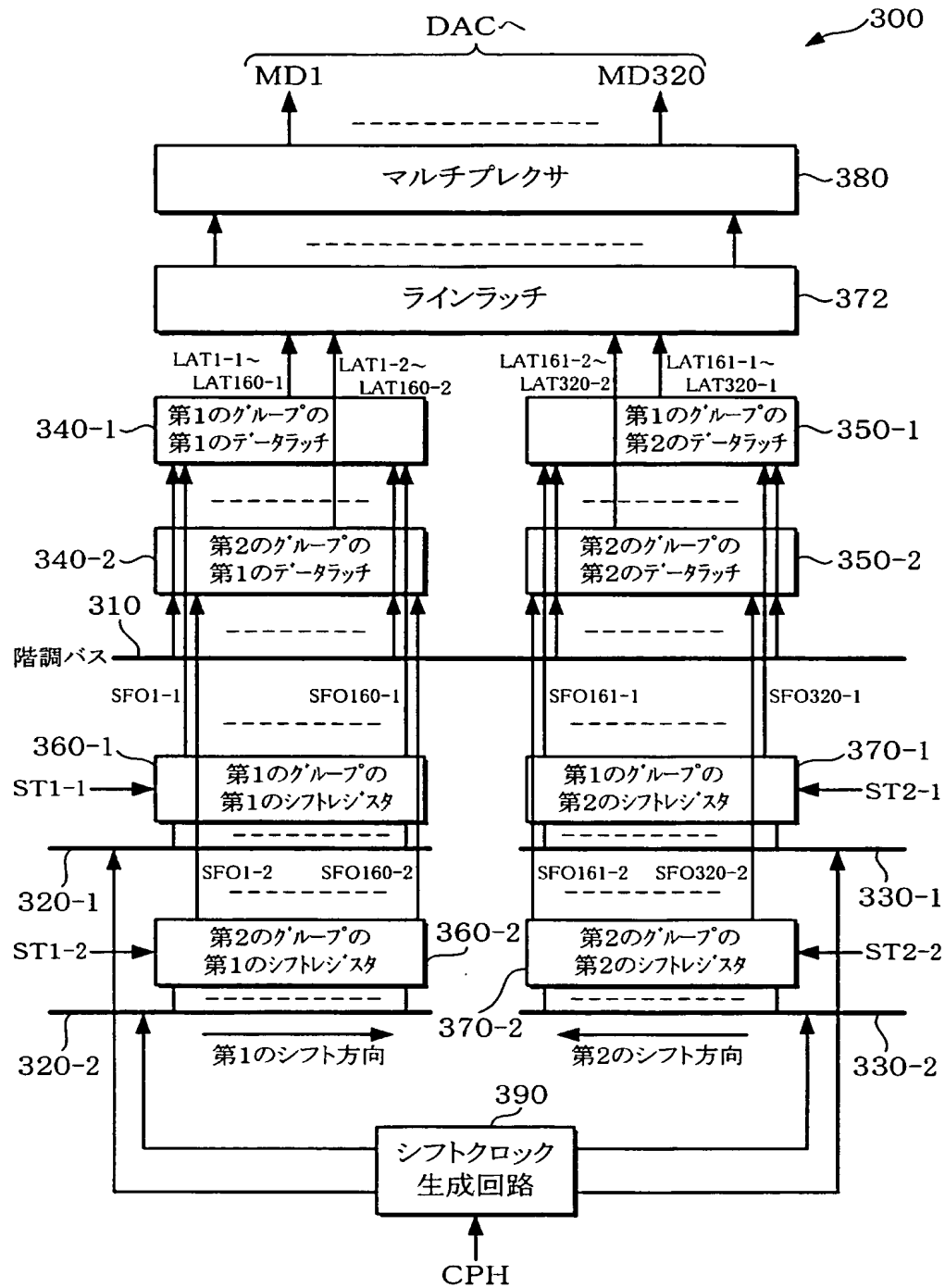
【図 22】



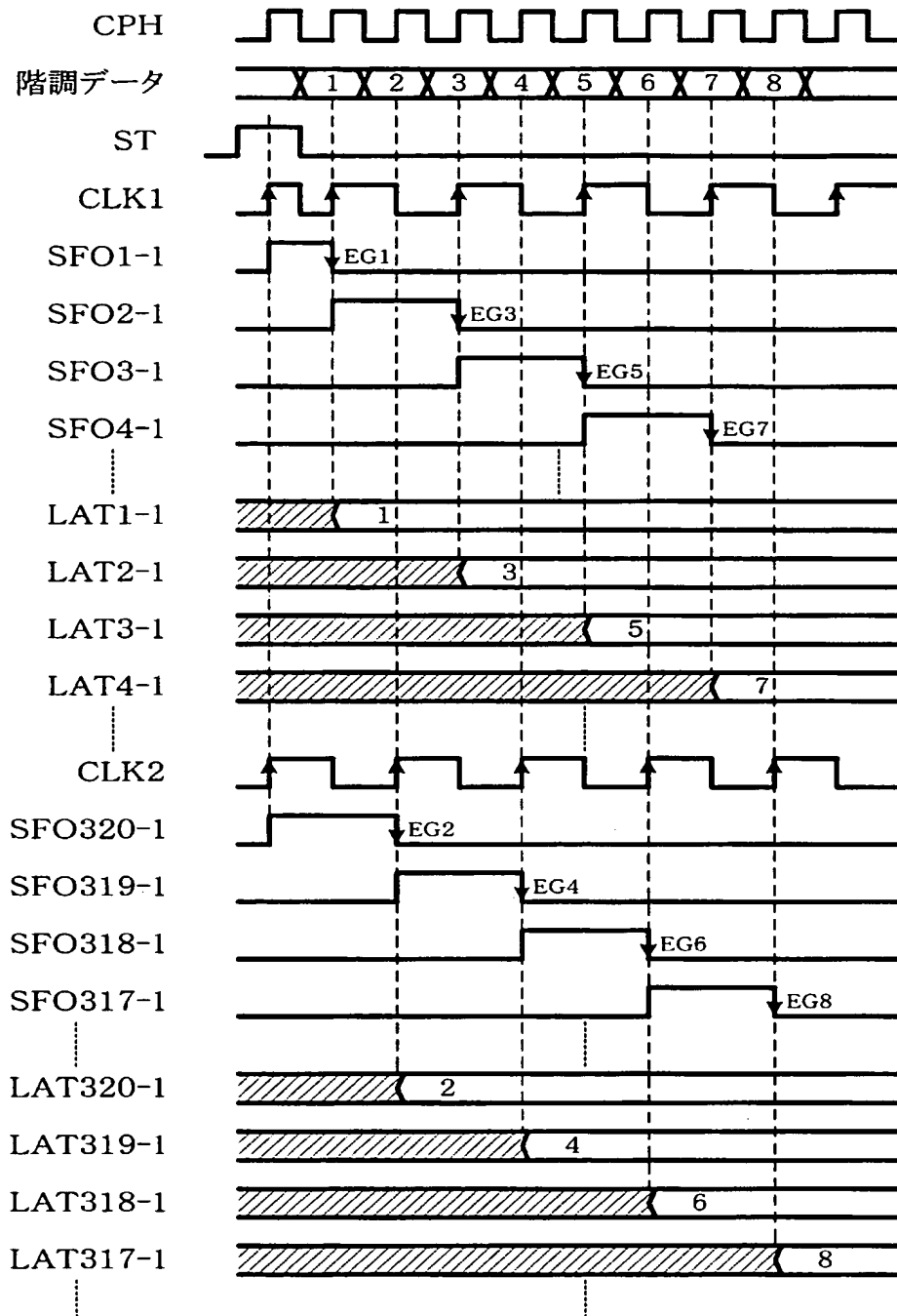
【図 23】



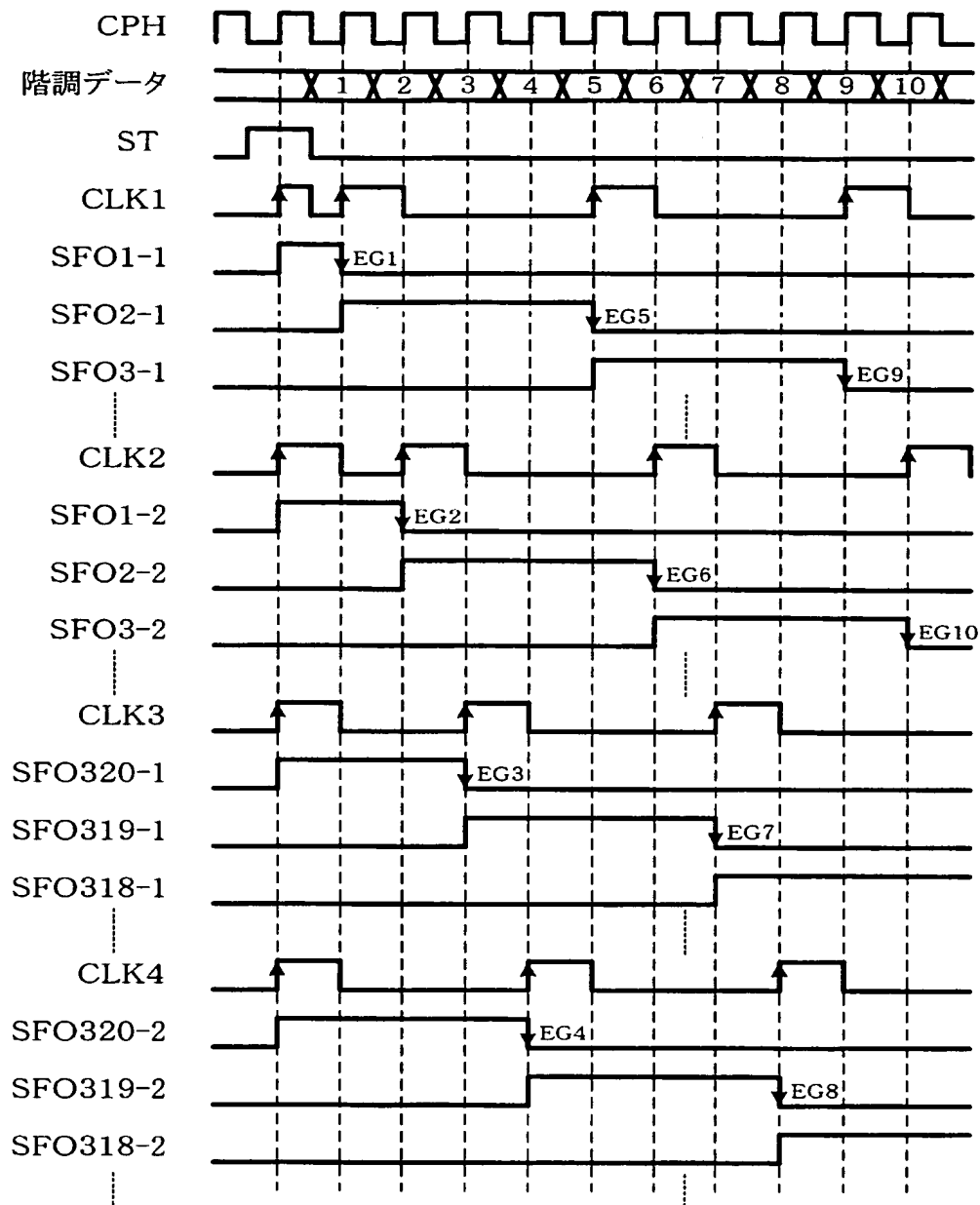
【図 24】



【図 25】



【図 26】



【書類名】 要約書

【要約】

【課題】 くし歯配線された表示パネルに対して $3 \times N$ マルチプレクス駆動を行う表示ドライバ及び該表示ドライバを含む電気光学装置を提供する。

【解決手段】 表示ドライバ 200 は、データラッチ 300 で取り込まれた階調データを多重化して、くし歯配線されたデータ線にデータ信号を出力する。データラッチ 300 は、データ線が並ぶ順序に対応して第 1 ～ 第 3 の色成分用の階調データが供給される階調バス 310 を含む。第 1 のデータラッチ、第 2 のデータラッチ、第 1 のシフトレジスタ、第 2 のシフトレジスタ、第 1 のクロックライン、第 2 のクロックラインがそれぞれ N 重化される。マルチプレクサ 380 は、第 1 及び第 2 のデータラッチに取り込まれた N 組の階調データをそれぞれ多重化する。表示ドライバ 200 は、第 1 又は第 2 の多重化データに対応したデータ信号をデータ信号供給線に出力する。

【選択図】 図 14

特願 2 0 0 3 - 0 6 5 4 1 8

出 願 人 履 歴 情 報

識別番号

[0 0 0 0 0 2 3 6 9]

1. 変更年月日

1 9 9 0 年 8 月 2 0 日

[変更理由]

新規登録

住 所

東京都新宿区西新宿 2 丁目 4 番 1 号

氏 名

セイコーエプソン株式会社